

## บทที่ 4

### เกตและพีชคณิตบูลลิสต์

### GATES AND BOOLEAN ALGEBRA

#### วัตถุประสงค์

- เมื่อศึกษาจบบทนี้แล้ว นักศึกษาสามารถ
1. อธิบาย เรียนรู้ลักษณะ เรียนการคำนวณจริง เรียนสมการบูลลิสต์ของเกตต่างๆ คือ แอนเกต ออเกต โนทเกต แนนเกต โนเกต เอ็กซ์คูซีฟ-ออเกตได้
  2. เรียนรู้จารตรากตามนิพจน์บูลลิสต์ได้
  3. เรียนรู้นิพจน์บูลลิสต์จากการจารตรากได้
  4. อธิบายสมบัติคู่เสมอ กับ และการทุกคู่ของพีชคณิตบูลลิสต์
  5. เรียนรู้สมมติฐาน กฎ และทฤษฎีของพีชคณิตบูลลิสต์ได้
  6. เรียนรู้ทฤษฎีเดอ มอร์แกนได้
  7. นำพีชคณิตบูลลิสต์ ทฤษฎีเดอ มอร์แกนไปใช้ประโยชน์ได้ เช่น ลดรูปนิพจน์ บูลลิสต์ให้เหลือง่ายที่สุด
  8. แสดงบูลลิสต์ฟังก์ชันในรูปแบบบัญญาติ ทั้งแบบผลบางของมินแทก และผลคุณ ของแมกซ์แทกได้
  9. อธิบายบูลลิสต์ฟังก์ชันในรูปแบบมาตรฐาน ทั้งแบบผลบางของผลคุณ และ ผลคุณของผลบางได้
  10. อธิบายพฤติกรรมผลวัด เวลาเข้า เวลาหน่วงของอุปกรณ์ตรรกะได้
  11. เรียนรู้แผนภาพจังหวะเวลาของโครงข่ายตรรกะได้

## 4.1 ตรรกศาสตร์สอง

### Binary Logic

ตรรกศาสตร์สองเกี่ยวข้องกับตัวแปร (variable) ซึ่งมีค่าแยกจากกัน (discrete) 2 ค่า และตัวยการดำเนินการ (operator) ตามความหมายทางตรรกะ ค่า (หรือสภาวะ (state)) ทั้งสองของตัวแปร ได้แก่ ถูกและผิด ใช้และไม่ใช่ สวิตช์ปิด (ON) และสวิตช์เปิด (OFF) เห็นอีกด้วย ที่สูงและต่ำ ทำงานและไม่ทำงาน ขึ้นและลง มีพัลส์ (pulse) และไม่มีพัลส์ เป็นต้น แต่เพื่อความสะดวกเรานิยมใช้สัญลักษณ์ทางตรรกร่วม 1 และ 0 นอกจากนี้เรายังใช้สัญลักษณ์ของตัวแปรเป็น A, B, C, x, y, z ฯลฯ โดยที่แต่ละตัวแปรมีค่าที่เป็นไปได้คือ 1 กับ 0 เท่านั้น สำหรับการดำเนินการพื้นฐานมี 3 ชนิดคือ (หรือกล่าวว่าตัวดำเนินการ (operator) มี 3 ชนิด)

1. แอน (AND) ใช้สัญลักษณ์คือ จุด (.) หรืออาจไม่มีจุด เช่น  $x \cdot y = z$  อ่านว่า  $x$  แอน  $y$  เท่ากับ  $z$  คุณสมบัติของแอนมีว่า  $z$  จะเท่ากับ 1 เมื่อ  $x = 1$  และ  $y = 1$  เท่านั้น นอกเหนือจากนี้แล้ว  $z$  จะเท่ากับ 0

2. ออ (OR) ใช้เครื่องหมายบวก (+) เช่น  $x + y = z$  อ่านว่า  $x$  ออ  $y$  เท่ากับ  $z$  มีความหมายว่า  $z = 1$  ถ้า  $x = 1$  หรือ  $y = 1$  หรือทั้ง  $x = 1$  และ  $y = 1$  ถ้าทั้ง  $x = 0$  และ  $y = 0$  แล้วจะ  $z = 0$

3. nok (NOT) ใช้สัญลักษณ์พิมพ์ (prime : ') หรือบาร์ (bar : -) เช่น  $x' = z$  (หรือ  $\bar{x} = z$ ) อ่านว่า  $x$  nok มีค่าเท่ากับ  $z$  มีความหมายว่า  $z$  ต้องเป็นไปใช่  $x$  หรืออีกนัยหนึ่ง ถ้า  $x = 1$  แล้ว  $z = 0$  แต่ถ้า  $x = 0$  แล้ว  $z = 1$

ตาราง 4.1 ตารางความจริงของ แอน ออ และ nok

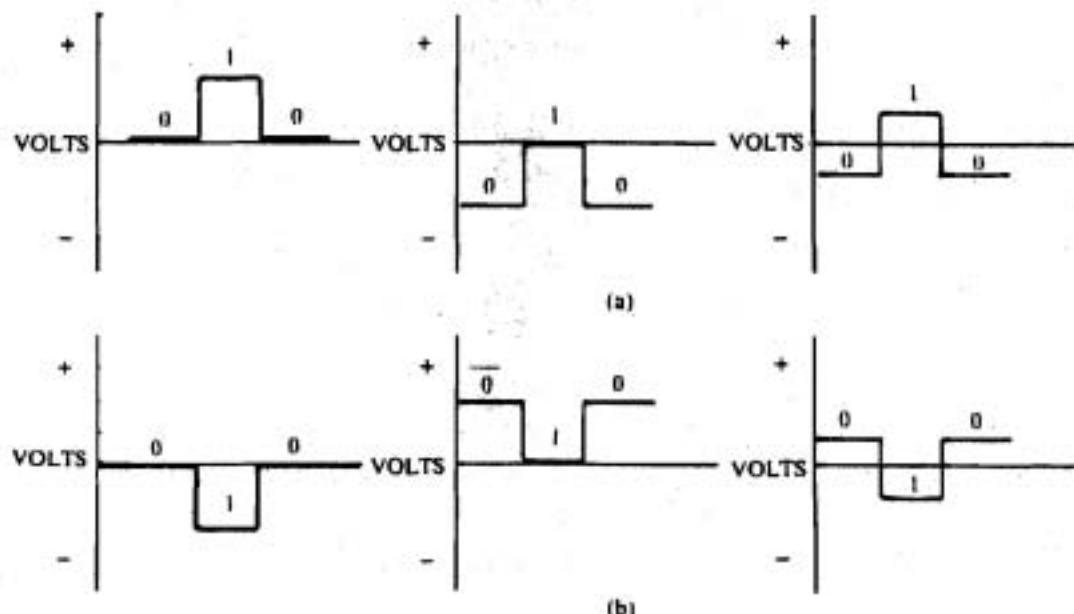
AND		OR			NOT	
$x$	$y$	$x \cdot y$	$x$	$y$	$x + y$	$x'$
0	0	0	0	0	0	1
0	1	0	0	1	1	1
1	0	0	1	0	1	0
1	1	1	1	1	1	0

สังเกตว่าตรรกะฐานสองแต่ก็ต่างกันเลขคณิตฐานสองซึ่งตัวแปรเป็นจำนวนเลขที่ประกอบด้วยหลักๆ ให้ลักษณะได้ แต่ในตรรกะฐานสองมีตัวแปรซึ่งประกอบด้วยค่า 1 กับ 0 เท่านั้น เช่น ในเลขคณิตฐานสอง  $1 + 1 = 10$  (อ่านว่า 1 บวก 1 เท่ากับ 2) และในตรรกะฐานสอง  $1 + 1 = 1$  (อ่านว่า 1 บวก 1 เท่ากับ 1)

แต่ละสภาวะปัจจุบัน (combination) ของค่า  $x$  และ  $y$  จะได้ค่า  $z$  ตามค่านิยามของ การดำเนินการต่างๆ เราอาจเรียกนี้ว่าเป็นตารางความจริง (truth table) ตารางความจริงคือตารางของสภาวะปัจจุบันที่เป็นไปได้ทั้งหมดของตัวแปร โดยแสดงความสัมพันธ์ระหว่าง ค่าของตัวแปรซึ่งให้ผลลัพธ์ตามการดำเนินการ

## 4.2 ตรรกะบวก และ ตรรกลบ Positive and Negative Logic

ในระบบตรรกะอิเล็กทรอนิกส์ เราใช้วัดดับของแรงดันไฟฟ้า (voltage level) แทนสภาวะ 2 สภาวะ ระดับหนึ่งแทนตรรกะ 1 อีกระดับหนึ่งแทนตรรกะ 0 เมื่อใช้ตรรกะ 1 แทนแรงดันไฟฟ้า ซึ่งเป็นบวกมากกว่า เราจะใช้ตรรกะ 0 แทนแรงดันไฟฟ้าซึ่งเป็นบวกน้อยกว่า ระบบเช่นนี้เรียกว่า ตรรกะบวก (positive logic) รูป 4.1 (a) และคงตัวอย่างของตรรกะบวก ในทางตรงกันข้าม ถ้าใช้ ตรรกะ 1 แทนแรงดันซึ่งเป็นลบมากกว่า เราจะใช้ตรรกะ 0 แทนแรงดันซึ่งเป็นลบน้อยกว่า ระบบเช่นนี้เรียกว่า ตรรกลบ (negative logic) รูป 4.1 (b) และคงตัวอย่างของตรรกลบ



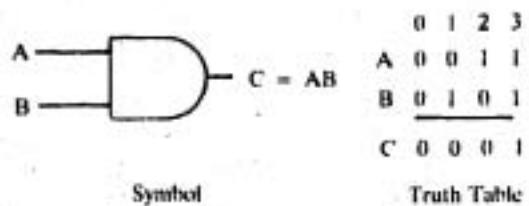
รูป 4.1 ตัวอย่างของตรรกะบวก (a) และตรรกลบ (b)

## 4.3 เกทตรรอกอิเล็กทรอนิก ELECTRONIC LOGIC GATES

เกทตรรอกอิเล็กทรอนิกซึ่งใช้ในติดต่อคอมพิวเตอร์นั้นผลิตออกมานิรุปของวงจรเบ็ดเสร็จ (integrated circuit : IC) เรียกว่า ไอซี ไอซีประกอบด้วยทรานซิสเตอร์ (transistor) ไดโอด (diode) และอุปกรณ์โซลิดส్ตట (solid-state component) อื่น ๆ เกทตรรอกอิเล็กทรอนิกเรียกว่าเกท คืออุปกรณ์ตรรอก ซึ่งผลิตเอาท์พุทเป็นตรรอก 1 หรือตรรอก 0 ขึ้นอยู่กับสภาวะปัจจุบันของอินพุตและชนิดของเกท มากที่สุด 3 ชนิด ทำหน้าที่ดำเนินการพื้นฐาน 3 ชนิดดังได้กล่าวมาแล้วในหัวข้อ 4.1

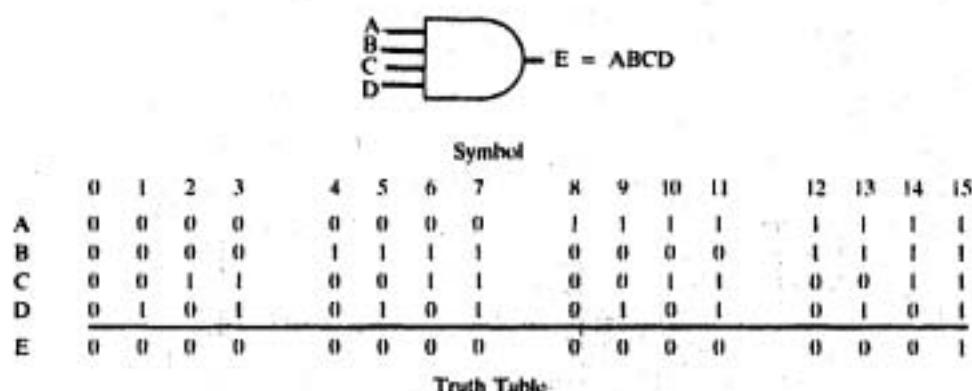
### 4.3.1 แอนเกท (AND gate)

รูป 4.2 แสดงสัญลักษณ์และตารางความจริงของแอนเกท 2 อินพุท ในอุตสาหกรรม เกทที่มีอยู่ในตลาดปัจจุบันนิยามว่า ระดับแรงดันไฟฟ้า 0 เทียบเท่ากับตรรอก 0 และระดับแรงดันไฟฟ้า +5V เป็นตรรอก 1 แต่ในทางปฏิบัติเราอีกว่าแรงดันไฟฟ้าสูงกว่าค่า 0 หนึ่งชั้นไป (เช่น 3V เป็นต้น) เป็นตรรอก 1 และแรงดันไฟฟ้าต่ำกว่าค่า 0 หนึ่งลงมา (เช่น 1V เป็นต้น) เป็นตรรอก 0



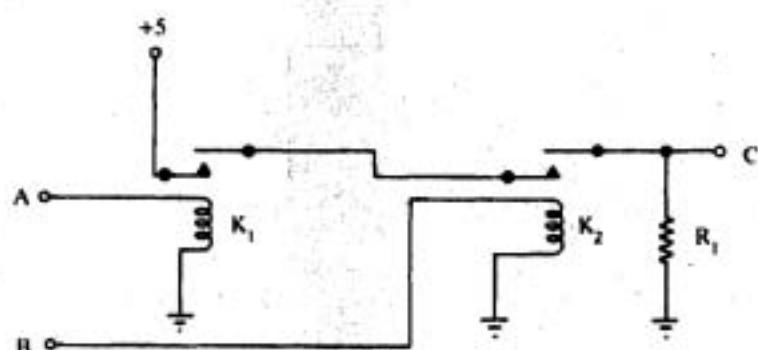
รูป 4.2 สัญลักษณ์ และตารางความจริงของแอนเกท

แอนเกಥามานิยามได้ว่า คือเกทที่จะให้อเอาท์พุทมีค่าเป็น 1 ก็ต่อเมื่อทุก ๆ อินพุตต้องเป็น 1 หมตเท่านั้น อันนี้ขยายไปสู่แอนเกทที่มีมากกว่า 2 อินพุตได้ ดังรูป 4.3



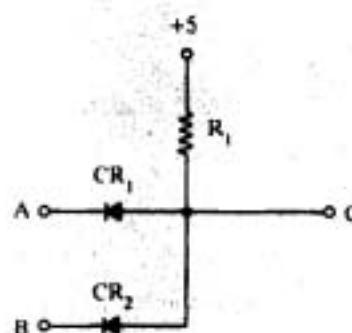
รูป 4.3 แอนเกท 4 อินพุต

วงจรแอนเกกท์รับข้อมูลได้จากส위ทช์ รีเลย์ ไดโอด หรือทรานซิสเตอร์ ในที่นี้จะขอยกตัวอย่างบางอัน



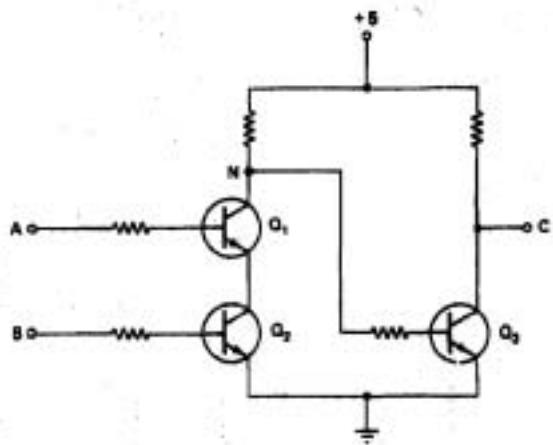
รูป 4.4 แอนเกกท์รับข้อมูลจากรีเลย์

จากรูป 4.4 ถ้าป้อนแรงดันไฟฟ้า  $+5V$  แก่องคุท A และ B จะทำให้รีเลย์  $K_1$  และ  $K_2$  ได้พลังงาน จึงส่ง  $+5V$  ไปยังจุด C โดยผ่าน  $K_1$  และ  $K_2$  ซึ่งสัมผัส



รูป 4.5 แอนเกกท์รับข้อมูลจากไดโอด

จากรูป 4.5 ถ้า A เป็น 0 และ B เป็น 0 A, B เมื่อเป็นวงจรปิด ไดโอดหั้งสองไดรับใบแอดสตรอง (forward bias) จาก  $+5V$  ที่ป้อน ไดโอดทำตัวเป็นวงจรปิด การกระแสไหลผ่านไดโอดในทิศทางตามสัญลักษณ์ของไดโอด จึงได้อาทีพุทเป็น 0 เพราะจุด C เมื่อเป็นต่อลงดิน (ground) ผ่านไดโอดและแรงดัน A, B ซึ่งเมื่อเป็นวงจรปิด ถ้า A เป็น  $5V$  หรือ B เป็น  $5V$  (อันได้อันหนึ่ง) สถานการณ์เมื่อณกรณี  $A = B = 0V$  ท่อเมื่อหั้ง A และ B ต่างมี  $+5V$  ก็จะไม่มีกระแสไหลในวงจร จึงไม่มีแรงดันตกคร่อม R ดังนั้นอาทีพุทจึงเป็น  $+5V$

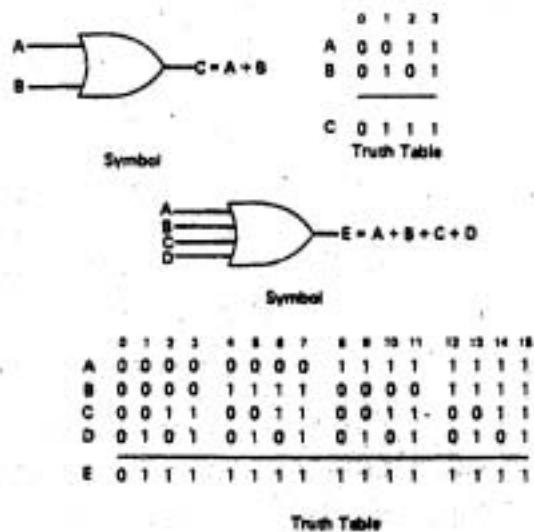


รูป 4.6 แอนเกทสร้างขึ้นจากทรานซิสเตอร์

รูป 4.6 แสดงแอนเกทสร้างโดยทรานซิสเตอร์ เมื่อทั้ง A และ B เป็น +5 ทำให้ทรานซิสเตอร์ Q<sub>1</sub> และ Q<sub>2</sub> นำกระแส (conduct) และจุด N สุจุดดิน เป็นผลให้ Q<sub>3</sub> ตัดออก (cut off) ขึ้นให้จุด C เป็น +5V ถ้า A หรือ B มีแรงดันอยู่ที่ระดับดิน ทำให้ Q<sub>1</sub> หรือ Q<sub>2</sub> ตัดออก ส่งผลให้จุด N เป็นบาง จึงมีกระแสเบสของ Q<sub>3</sub> ตั้งนั้นจุด C จะลงสู่จุดดิน

#### 4.3.2 ออเกท (OR gate)

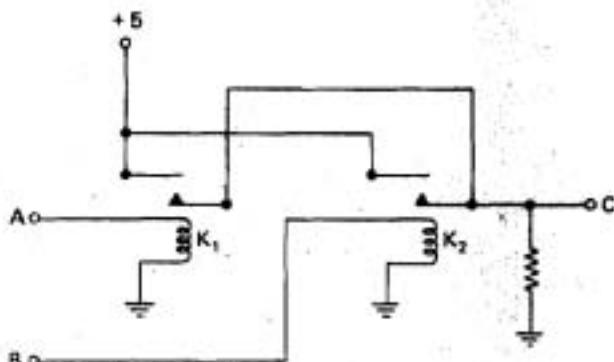
ออเกทมีสัญลักษณ์และตารางความจริงดังแสดงในรูป 4.7 ออเกทคือเกทที่ให้ออกมาเป็น 1 เมื่อใดก็หนึ่ง หรือทุกอินพุตเป็น 1



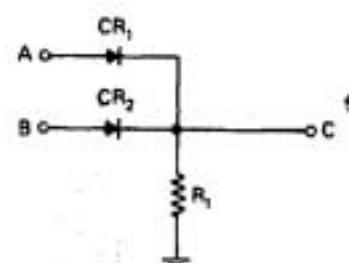
รูป 4.7 สัญลักษณ์ทางพาราและตารางความจริงของอุเกท 2 อินพุต (รูปบน) และ 4 อินพุต (รูปล่าง)

วงจรสำหรับสร้างอุปกรณ์มีหลายอย่าง ด้วยอย่างเช่นข้างล่างนี้

ในรูป 4.8 เป็นอุปกรณ์ที่สร้างขึ้นด้วยรีเลย์ เมื่อ A หรือ B เป็น +5V หนึ่งในหัวสัมผัสของรีเลย์ (ซึ่งต่อกันอยู่แบบขนาน) จะปิด (close) ส่งผลให้จุด C ซึ่งเป็นเอาท์พุท เป็น +5V

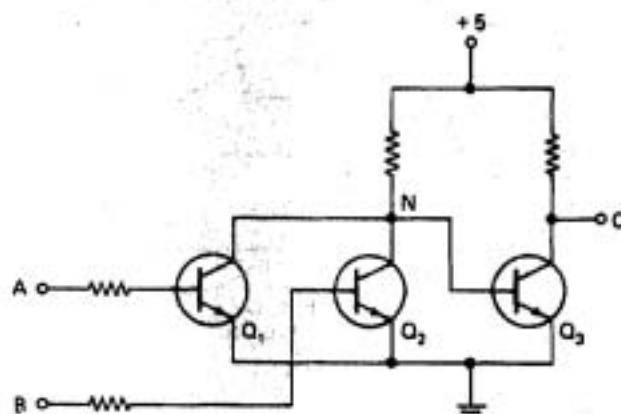


รูป 4.8 อุปกรณ์สร้างจากรีเลย์



รูป 4.9 อุปกรณ์สร้างจากไอดีโอด

อุปกรณ์ที่สร้างขึ้นจากไอดีโอดดังรูป 4.9 ถ้าให้ +5V แก้อินพุท A ก็จะไปเป็นและตรงให้ไอดีโอด CR<sub>1</sub> เป็นผลให้ C เป็น +5 ในท่านองเดียวกับให้ +5V แก้อินพุท B และให้ +5V ทั้ง A และ B

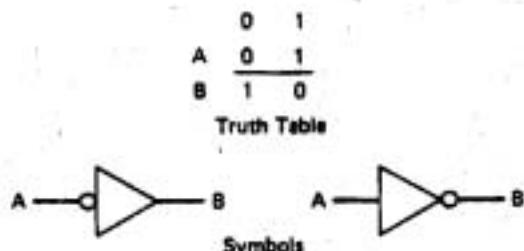


รูป 4.10 อุปกรณ์สร้างขึ้นจากทรานซิสเตอร์

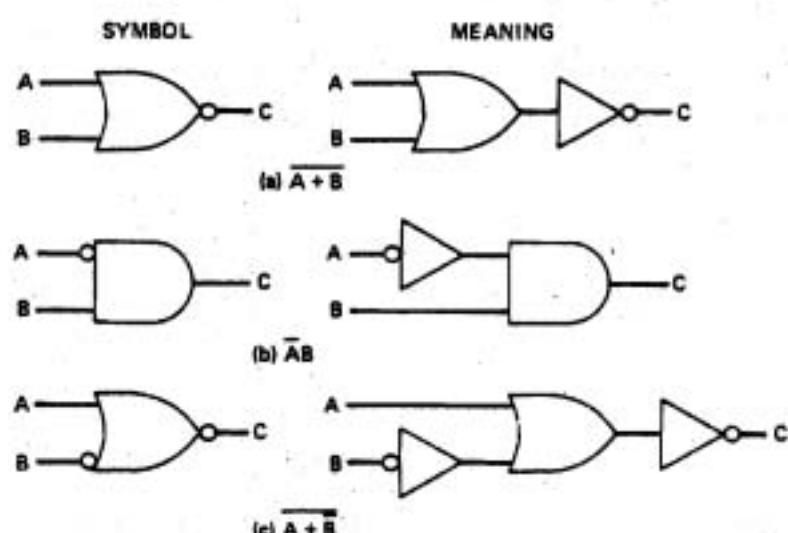
เมื่อป้อนแรงดัน +5V แก้อินพุท A ของวงจรทรานซิสเตอร์ที่สร้างเป็นอุปกรณ์ในรูป 4.10 จะทำให้ Q<sub>1</sub> นำกระแส เป็นผลให้จุด N ไปสู่ดิน สถานการณ์ เช่นนี้ทำให้ Q<sub>2</sub> คั่งออกตั้งนั้นจุดเอาท์พุท C ไปสู่ +5V ถ้าป้อนแรงดัน +5V แก้อินพุท B จะทำให้ Q<sub>2</sub> นำกระแส เป็นผลให้เอาท์พุท C เป็น +5V อีก ถ้าทั้ง A และ B เป็น +5V สถานการณ์เหมือน 2 กรณี ข้างต้น ถ้าทั้งอินพุท A และ B ต่อลดดิน (OV) Q<sub>1</sub> และ Q<sub>2</sub> จะคั่งออก ทำให้จุด N ไปสู่ค่านาก เป็นการป้อนกระแสไฟฟ้าไปยังเบสของ Q<sub>3</sub> จึงเป็นผลให้เอาท์พุท C ไปสู่ดิน

### 4.3.3 นาฬิกา NOT (NOT gate) หรืออินเวอร์เตอร์ (INVERTER)

นาฬิกาที่รับตัวดำเนินการ Roth เรียกว่า นาฬิกา NOT หรือ อินเวอร์เตอร์ แสดงดังรูป 4.11 เครื่องหมายวงกลมเล็กๆ ที่ใช้ในความหมายว่าอินเวอร์ตเซ็นกัน ซึ่งแสดงตัวอย่างดังรูป 4.12 นาฬิกา NOT คือนาฬิกาที่ใช้เปลี่ยนอินพุทให้เป็นคอมพิลีเม้นท์จาก 1 เป็น 0 หรือในทางกลับกันจาก 0 เป็น 1

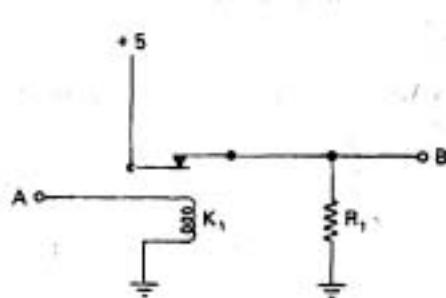


รูป 4.11 อินเวอร์เตอร์

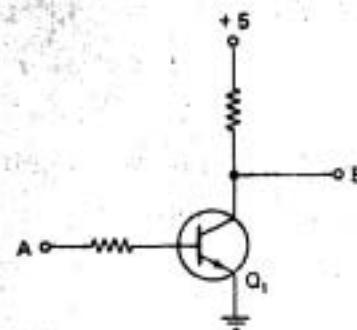


รูป 4.12 ตัวอย่างการใช้งานวงกลมเล็กๆ ร่วมกับนาฬิกา เพื่อให้หมายถึงอินเวอร์ต

วงจรอินเวอร์เตอร์อาจสร้างโดยรีเลย์ ดังรูป 4.13 หรือโดยทรานซิสเตอร์ ดังรูป 4.14 เมื่อป้อนแรงดัน  $+5V$  ให้กับอินพุท A ของวงจรรีเลย์ รีเลย์จะได้พลั๊งงาน “ไปเปิด (open)” หน้าสัมผัสซึ่งจะต่ออยู่ก่อนแล้ว ทำให้เกิดแรงดัน  $0V$  ไปปรากฏที่เอาท์พุท B สำหรับวงจรทรานซิสเตอร์นี้ แรงดัน  $+5V$  ที่ป้อนแก้อินพุท A จะไปทำให้ทรานซิสเตอร์ทำงาน นำกระแส เป็นผลให้เกิดแรงดันเป็นตินที่เอาท์พุท B ถ้าป้อนแรงดันเป็นตินแก้อินพุท A บ้าง ทรานซิสเตอร์จะไม่ทำงานให้ผลเป็นแรงดัน  $+5V$  ที่เอาท์พุท B

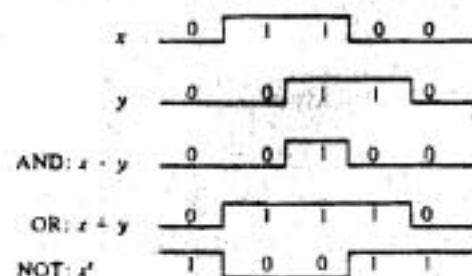


รูป 4.13 รีเลียร์อินเวิร์ตเตอร์



รูป 4.14 ทรานзิสเตอร์อินเวิร์ตเตอร์

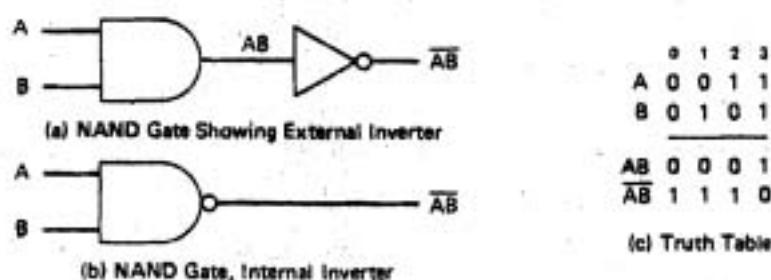
เกทพื้นฐานห้ามซอนิค คือ แอน օอ และนอย มีสมบัติแตกต่างกัน รูปที่ 4.15 เป็นแผนภาพจังหวะเวลา (timing diagram) ที่แสดงสัญญาณอินพุท-เอาท์พุทของเกทห้ามซอนิคนี้ แผนภาพจังหวะเวลาเช่นนี้มีไว้เพื่อแสดงผลของการทำงานว่าจะให้อเอาท์พุทออกมากเป็นรูปสัญญาณอย่างใด เมื่ออินพุทเป็นสัญญาณที่มีค่าเวลา หรือช่วงปรากម្មของสัญญาณต่างๆ



รูป 4.15 แผนภาพจังหวะเวลาของแอน օอ และนอยเกท

#### 4.3.4 แผนเกท (NAND gate)

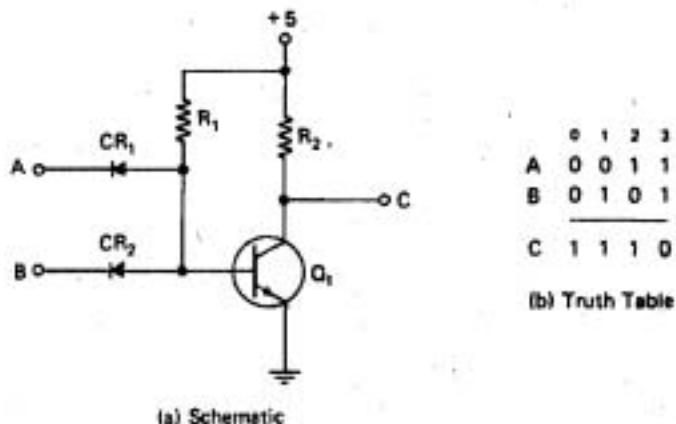
แผน แบลว่า นอย แอน เป็นการรวมแอนเกทกับอินเวิร์ตเตอร์เข้าด้วยกัน ( $\text{AND} + \text{INVERTER} = \text{NAND}$ ) ทำให้ได้อเอาท์พุทเป็นคอมพลีเมนต์ของเอาท์พุทของแอนเกท



รูป 4.16 แผนเกท และตัวอย่างการใช้งาน

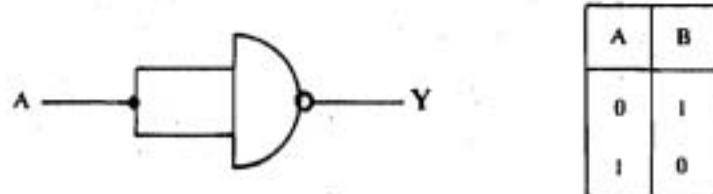
วงจรในรูป 4.17 เป็นวงจรสร้างແນນເກຫຼາດໃຫ້ທຽບສະເພອງ ເຄົກພຸກ C ຈະເປັນ 0 ກີ່ຕ່ອນມີອືນພຸກ A ແລະ B ເປັນ 5V ທັງคູ່ (ຕຽບກຳ 1)

ເຮົາເຮັດແນນເກຫຼາດໄດ້ວ່າເປັນສຶກສົກສ້າງນິກາສັກສົກ (universal building block) ເນື່ອຈາກ ສົມບັດພິເສດຖາຂອງແນນເກຫຼາດທີ່ໃຫ້ສ້າງອອນເກຫຼາດ, ແອນເກຫຼາດ, ອິນເວີຕເທິຣີໄດ້ ເຊັ່ນເຕີຍກັບນອນເກຫຼາດ (NOR gate) ຊຶ່ງຈະກຳລ່າງຄົງທ່ອນໄປ



ຮູບ 4.17 ສ້າງແນນເກຫຼາດໃຫ້ທຽບສະເພອງ

ຫວັງຢ່າງການສ້າງອິນເວີຕເທິຣີຈາກແນນເກຫຼາດ ແສດງດັ່ງຮູບ 4.18 ຊຶ່ງມີອືນພຸກໂດຍ ຕາງໆກວາມຈິງແລ້ວ ພນວ່າເຄົກພຸກທີ່ໄດ້ຈະເປັນຄອມພື້ນຕົວຂອງອືນພຸກຕຽບທາງອິນເວີຕເທິຣີ ຄື່ອ  $Y = \bar{A}$



ຮູບ 4.18 ສ້າງອິນເວີຕເທິຣີຈາກແນນເກຫຼາດໂດຍການຂ້ອຍອືນພຸກທີ່ສ່ອງຂອງແນນເກຫຼາດເຂົ້າຕ້ວຍກັນ

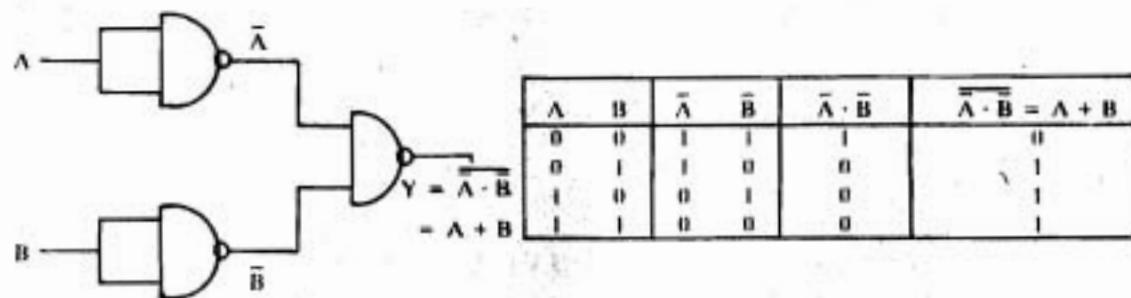
ການສ້າງແອນເກຫຼາດໂດຍໃຫ້ແນນເກຫຼາດ ຕ້ອງໃຫ້ແນນເກຫຼາດ 2 ຫົວ ເຄົກພຸກທີ່ໄດ້ຈາກແນນເກຫຼາດ ທັງແກກຄື່ອ  $\bar{AB}$  ແນນເກຫຼາດທັງໝົດທີ່ສ່ອງທ່ານ້າທີ່ຄອມພື້ນຕົວ ຈຶ່ງເປັນຄອມພື້ນຕົວຂອງຄອມພື້ນຕົວ ຄື່ອ  $\bar{AB}$  ຈຶ່ງໄດ້ຜລັກພື້ນຕົວເປັນ  $AB$  ທີ່ອາຈາກສູນຈາກກວາມຈິງກີ່ໄດ້



A	B	$\bar{A}B$	$Y = \bar{A}\bar{B} = AB$
0	0	1	0
0	1	1	0
1	0	1	0
1	1	0	1

รูป 4.19 การสร้างอ่องเกทด้วยแผนเกท

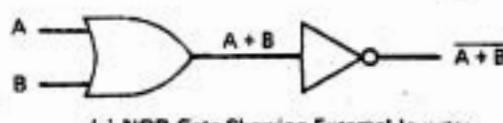
สำหรับการสร้างอ่องเกทด้วยแผนเกท ต้องใช้แผนเกท 3 ตัว ดังรูป 4.20 เอาท์พุทที่ได้คือ  $Y = \bar{A} \cdot \bar{B}$  ซึ่งสามารถพิสูจน์ได้ว่า คือ  $A + B$  โดยอาจใช้ตารางความจริงดังรูป 4.20 หรือโดยทฤษฎีของเดอมอร์แกน ซึ่งจะได้กล่าวถึงต่อไป



รูป 4.20 การสร้างอ่องเกทด้วยแผนเกท

#### 4.3.5 นาอเกท (NOR gate)

นา คือ นาห ออ เมื่นการรวมເຂອງອົກທັງບໍ່ກັບນອກທັງບໍ່ເຂົ້າຕ້ວຍກັນ (NOT + OR = NOR) ໄດ້ເຂົ້າຫຼຸກເປັນຄອມພລືມນີ້ຂອງເຂົ້າຫຼຸກຂອງອົກທັງບໍ່



(a) NOR Gate Showing External Inverter

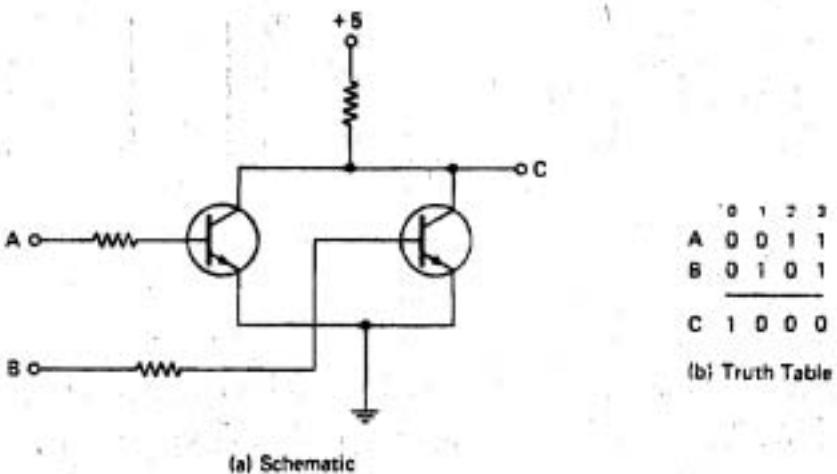


(b) NOR Gate, Internal Inverter

D	1	2	3
A	0	0	1
B	0	1	0
$A + B$	0	1	1
$\bar{A} + B$	1	0	0

(c) Truth Table

รูป 4.21 นาอเกท ແສດງສັງລັກຢັນ ແລະ ທາງານຄວາມຈິງ

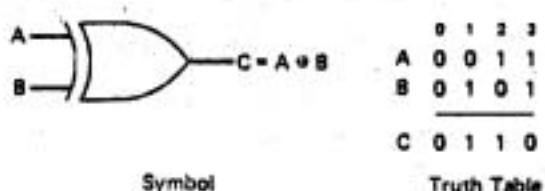


รูป 4.22 นาฬิกสร้างขึ้นโดยใช้การซิสเทอร์

นาฬิกที่เป็นบล็อกสร้างนาฬิกากลไก เช่นเดียวกับแนวนาฬิก ในที่นี้จะขอเว้นไว้ไม่กล่าวถึงรายละเอียด

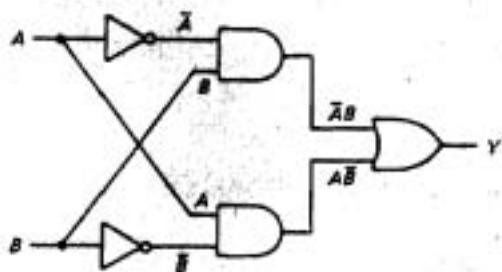
#### 4.3.6 เอ็กซ์คลูซีฟ-ออเกต (EXCLUSIVE-OR GATE)

เอ็กซ์คลูซีฟ-ออเกต เป็นนาฬิกที่จะมีเอาท์พุทเป็น 1 ก็ต่อเมื่ออินพุทเป็นจำนวนคี่ มีค่าเป็น 1 กร�เอ็กซ์คลูซีฟ-ออเกต 2 อินพุทนั้นเอาท์พุทจะมีค่าเป็น 1 เมื่ออินพุตอันใด อันหนึ่งมีค่าเป็น 1 หรือกล่าวอีกนัยหนึ่งได้ว่าเอาท์พุทจะเป็น 1 เมื่ออินพุตมีค่าต่างกัน



รูป 4.23 สัญลักษณ์และตารางความจริงของเอ็กซ์คลูซีฟ-ออเกต

เอ็กซ์คลูซีฟ-ออเกตอาจสร้างขึ้นจากนาฬิกพื้นฐาน คือ แอน օอ และนาฬิก ดังรูป 4.24 โดยแอนนาทอยู่บนให้ออกพุทเป็น  $\bar{A}B$  และแอนนาทอยู่ล่างให้ออกพุทเป็น  $A\bar{B}$  ดังนั้น เอาท์พุทของนาฬิกคือ  $Y = \bar{A}B + A\bar{B}$



รูป 4.24 เอกซ์คลูสีฟ-อlogic สร้างจากแอน օอ และnor gate

จากรูป 4.24 เมื่อ A และ B เป็น 0 จะทำให้แอนเกทหิ้งคู่มีเอาท์พุทเป็น 0 ดังนั้นเอาท์พุทสุดท้ายคือ Y เป็น 0 ถ้า A เป็น 0 และ B เป็น 1 แอนเกทอันบนจะมีเอาท์พุทเป็น 1 ดังนั้นออกเจงให้เอาท์พุท 1 เช่นเดียวกับ A เป็น 1 และ B เป็น 0 ถ้าอินพุต A และ B เป็น 1 หิ้งคู่ แอนเกทหิ้งสองจะเป็น 0 ทำให้เอาท์พุทสุดท้าย (ของอออก) เป็น 0

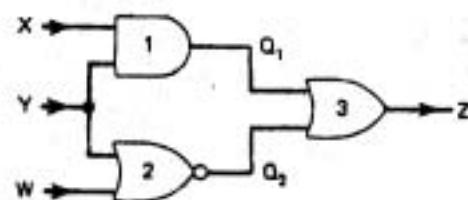
#### 4.4 วงจรเกตพื้นฐาน Basic Logic circuits

จากเกตต่าง ๆ ในหัวข้อ 4.3 สามารถนำมาสร้างเป็นวงจรเกตพื้นฐานตามนิพจน์บูลีน (Boolean expression) ซึ่งหมายถึงนิพจน์ของตัวแปรฐานสอง (binary variable : ตัวแปรซึ่งมีค่าเพียง 2 ค่า คือ 0, 1) แสดงความสัมพันธ์กันด้วยตัวดำเนินการ เช่น แอน օอ นอยเป็นต้น

##### ตัวอย่าง 4.1 จงสร้างวงจรตรรกจากนิพจน์บูลีน

$$Z = XY + \overline{Y+W}$$

วิธีทำ พิจารณาจากนิพจน์ เห็นว่ามีตัวแปร 3 ตัวคือ W, X, Y เป็นอินพุต และมี Z เป็นเอาท์พุท และสังเกตดูพบว่าในที่นิพจน์ประกอบด้วยเกต 3 ตัว เชียนวงจรตรรกจากความรู้เรื่องเกตต่าง ๆ ได้ดังนี้

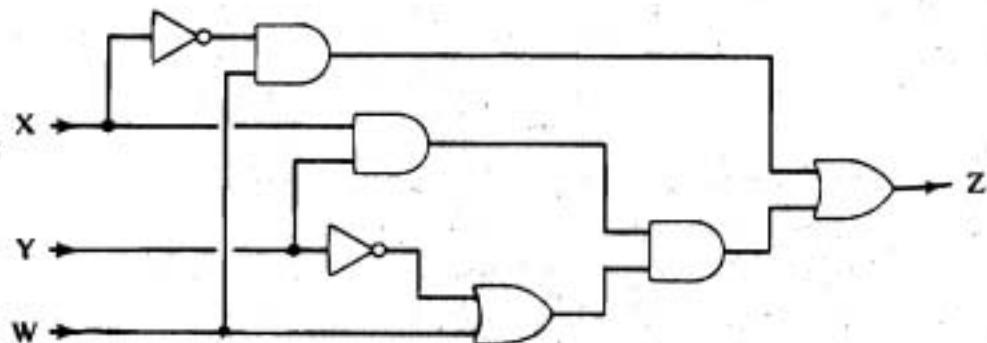


รูป 4.25 วงจรเกตตัวอย่าง 4.1

ตอบ

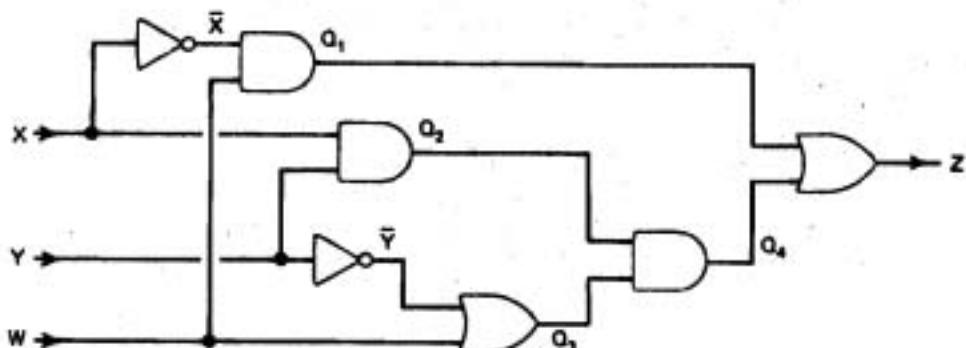
ในทางกลับกัน ถ้ามีวงจรเก่าทอยแล้ว ต้องการเขียนนิพจน์บูลส์ของวงจรที่ปัจจุบัน กระทำได้ วิธีที่ดีคือໄเล่อาร์ฟูทธองเกาท์ที่จะตัวไปเรื่อยๆ เริ่มทั้งแต่อินพุท จนถึงภาคสุดท้ายทางเอาท์พุท

#### ตัวอย่าง 4.2 จงเขียนนิพจน์บูลส์จากวงจรต่อไปนี้



รูป 4.26 วงจรโจทย์ตัวอย่าง 4.2

วิธีทำ เขียนเอาท์พุทธองเกาท์ที่จะตัวเริ่มจากอินพุทไปยังเอาท์พุท อาจเขียนลงไปที่รูปเลย ก็ได้ หรือกำหนดสัญลักษณ์ลงไปก่อนดังในตัวอย่างนี้ก็ได้



รูป 4.27 โจทย์ตัวอย่าง 4.2 เมื่อกำหนดสัญลักษณ์ของเอาท์พุทธองเกาท์ที่จะตัว

ตั้งนี้จะได้อาร์ฟูทตั้งนี้

$$Q_1 = \bar{X}W$$

$$Q_2 = XY$$

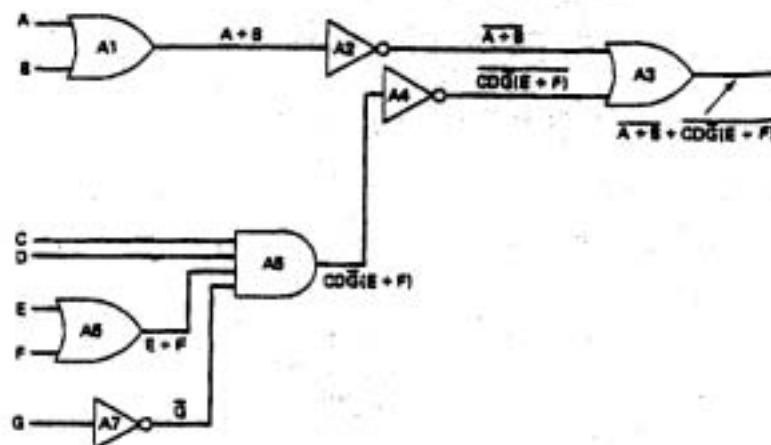
$$Q_3 = \bar{Y} + W$$

$$Q_4 = Q_2 \cdot Q_3 = XY(\bar{Y} + W)$$

$$Z = Q_1 + Q_4 = \bar{X}W + XY(\bar{Y} + W)$$

ตอบ

### ตัวอย่าง 4.3 เรียนนิพจน์บูลส์ในจากรวงจรเก่าได้ดังรูป 4.28



รูป 4.28 ตัวอย่างการเรียนนิพจน์บูลส์จากรวงจรเก่า

## 4.5 พีชคณิตบูลส์ Boolean Algebra

อริสโตเติล (Aristotle : 384-322 B.C.) ปรัชญากรีกได้ทำการศึกษาเกี่ยวกับตรรก และได้พัฒนามาให้เป็นเครื่องมือแก้ปัญหาทางปรัชญาของเข้า ปี 1854 จอร์จ บูล (George Boole : 1815-1864) นักคณิตศาสตร์ชาวอังกฤษได้พัฒนาระบบทางคณิตศาสตร์ของตรรก ซึ่งเรียนพึงก์ขั้นความจริงด้วยสัญลักษณ์ ระบบของเขานี้แตกต่างจากพีชคณิตที่เราเรียนรู้ กันมา ระบบของเขานี้เป็นพีชคณิตของตรรก เช่น  $A + A = A$  มิใช่  $2A$  อย่างพีชคณิตที่เรา เคยรู้ งานของบูลได้เพียงในขอบข่ายงานทางคณิตศาสตร์ จนกระทั่งปี 1938 คล้อด อ. แฟรงนอน (Claude E. Shannon) นักวิทยาศาสตร์แห่งห้องทดลองเบลล์ (Bell Laboratories) จึงได้นำ พีชคณิตของบูลมาแก้ปัญหาตรรกรีเลย์ ด้วยเหตุผลว่าตรรกรีเลย์เป็นเรื่องการตัดสินระหว่าง 2 สิ่ง คือ ถูก หรือ ผิด เช่นเดียวกับปัญหาทางรีเลย์คือมีพลังงานหรือไม่มีพลังงาน หรือหลอดไฟ สว่าง, ดับ สวิตซ์ปิด, เปิด เป็นต้น พีชคณิตบูลส์จึงถูกนำมาประยุกต์ใช้กับวงจรอิเล็กทรอนิกส์ซึ่งมีเพียง 2 สภาวะที่เป็นไปได้

พีชคณิตบูลส์เป็นเทคนิคทางคณิตศาสตร์ ซึ่งใช้ได้กับปัญหาที่มีช่วงชาติเป็นตรรก ปัจจุบันได้ใช้พีชคณิตบูลส์ในคอมพิวเตอร์ในการออกแบบทางตรรก ข้อดีของการใช้ คณิตศาสตร์อธิบายการทำงานของวงจรภายในคอมพิวเตอร์ ซึ่งมีสภาวะเพียง 0 หรือ 1 คือความสอดคล้องในการคำนวนด้วยนิพจน์ที่ใช้แทนวงจรกว่าการใช้แผนภาพวงจรตรรกร นอกเหนือนี้ทุกภูมิพีชคณิตบูลส์ยังช่วยในการลดรูปนิพจน์ที่ใช้อธิบายโครงสร้างของ ทำให้ ได้วงจรที่ง่าย ประหยัดมากในการสร้าง ให้ความสอดคล้อง และยังให้วางใจได้

พิชคณิตบูลลินสามารถแปลงเป็นฮาร์ดแวร์ (hardware) ในรูปแบบของแอนเกต ออเกต และอินเวตเตอร์ เช่นเดียวกับพิชคณิตบูลลินมีประยุกต์สำหรับวิเคราะห์เนื่องจากสามารถแปลงฮาร์ดแวร์เป็นนิพจน์บูลลินได้ ดังจะเห็นได้จากหัวข้อ 4.4 ที่ผ่านมา

### สมมุติฐาน กฎ และทฤษฎีของพิชคณิตบูลลิน มีดังนี้

เกี่ยวกับคอมเพลเม้นต์ :

1.  $\bar{0} = 1$
2.  $\bar{1} = 0$
3. ถ้า  $A = 0$  แล้ว  $\bar{A} = 1$
4. ถ้า  $A = 1$  แล้ว  $\bar{A} = 0$
5.  $\bar{\bar{A}} = A$

เกี่ยวกับแอน :

6.  $A \cdot 0 = 0$
7.  $A \cdot 1 = A$
8.  $A \cdot A = A$
9.  $A \cdot \bar{A} = 0$

เกี่ยวกับօօ :

10.  $A + 0 = A$
11.  $A + 1 = 1$
12.  $A + A = A$
13.  $A + \bar{A} = 1$

กฎการสลับที่ (commutative law) :

14.  $A + B = B + A$
15.  $A \cdot B = B \cdot A$

กฎการเปลี่ยนกาสูม (associative law) :

16.  $A + (B+C) = (A+B) + C$
17.  $A \cdot (B \cdot C) = (A \cdot B) \cdot C$

กฎการแจกแจง (distributive law) :

18.  $A \cdot (B+C) = (A \cdot B) + (A \cdot C)$
19.  $A + (B \cdot C) = (A+B) \cdot (A+C)$
20.  $A + (\bar{A} \cdot B) = A + B$
21.  $A \cdot (\bar{A} + B) = A \cdot B$

กฎลดตรูปเย็นเย้อ (absorption law or redundancy law) :

$$22. A + A \cdot B = A$$

$$23. A \cdot (A+B) = A$$

ทฤษฎีของเดอ มอร์แกน (De Morgan's Theorem) :

$$24. \overline{A + B + C} = \bar{A} \cdot \bar{B} \cdot \bar{C}$$

$$25. \overline{A \cdot B \cdot C} = \bar{A} + \bar{B} + \bar{C}$$

ทฤษฎีของเดอ มอร์แกน 2 ข้อ คือ

1. คอมพลีเมนต์ของผลบวก เท่ากับผลคูณของคอมพลีเมนต์

$$\overline{A + B + C} = \bar{A} \cdot \bar{B} \cdot \bar{C}$$

2. คอมพลีเมนต์ของผลคูณ เท่ากับผลบวกของคอมพลีเมนต์

$$\overline{A \cdot B \cdot C} = \bar{A} + \bar{B} + \bar{C}$$

ทฤษฎีทั้งสองข้อนี้ เป็นเครื่องมือสำคัญแก่นักออกแบบคือ

ประการแรก ช่วยให้สามารถแยกตัวแปรภายในได้เครื่องหมายอักขระ (คอมพลีเมนต์) ให้เป็นตัวแปรเดียว ๆ เช่น  $\overline{A + BC}$  ทำให้กลายเป็น  $\bar{A} (\bar{B} + \bar{C})$

ประการที่สอง ช่วยให้สามารถแปลงนิพจน์ในแบบผลบวกของผลคูณ (sum-of-products) ให้เป็นนิพจน์ในแบบผลคูณของผลบวก (product-of-sums) เช่น  $A\bar{B}\bar{C} + A\bar{B}\bar{C}$  สามารถแปลงเป็น  $(\bar{A} + B + \bar{C})(\bar{A} + B + C)$

พิชณิตบูลส์นิมสมบัติที่สำคัญคือ สมบัติคู่เสมอ กัน (dual property) ซึ่งจะเห็นได้ชัดเจนจากข้างบนนี้ สมบัติข้อนี้หมายความว่า เอกลักษณ์ (identity) หรือกฎเกณฑ์หนึ่ง ๆ ของพิชณิตบูลส์น์ ถ้าเปลี่ยนตัวดำเนินการแทน เป็นตัวดำเนินการอื่น หรือในทางกลับกัน เปลี่ยนตัวดำเนินการอื่นเป็นตัวดำเนินการแทน และเปลี่ยน ๐ หรือ ๑ เป็นคอมพลีเมนต์ ของมันแล้ว ย่อมจะได้เอกลักษณ์นี้ หรือกฎเกณฑ์ของพิชณิตบูลส์น์ซึ่งใหม่เสมอ

เช่นมี  $A + 1 = 1$  จากสมบัติคู่เสมอ กัน จึงมี  $A \cdot 0 = 0$  ด้วย

หรือมี  $A + (B \cdot C) = (A+B) \cdot (A+C)$  จากสมบัติคู่เสมอ กัน จึงมี

$$A \cdot (B+C) = (A \cdot B) + (A \cdot C) \text{ ด้วย}$$

การพิสูจน์กฎเกณฑ์ของพิชณิตบูลส์น์ อาจทำได้หลายวิธี เช่น โดยใช้สมมติฐาน (ซึ่งคือสิ่งที่假定) หรืออาจทำโดยเรียนตารางความจริงเพื่อถูกทุก ๆ 曙光 ที่เป็นไปได้ของ ตัวแปร แล้วคุณลักษณะว่าทางซ้ายของสมการบูลส์น์ให้ผลเหมือนทางขวาของสมการบูลส์น์ ในทุก ๆ 曙光 ของตัวแปรหรือไม่ ถ้าเหมือนกันก็สรุปได้ว่ากฎเกณฑ์พิชณิตบูลส์น์นั้น ถูกต้อง

**ตัวอย่าง 4.4** จงพิสูจน์ว่า  $A + (B \cdot C) = (A+B) \cdot (A+C)$  (ข้อ 19)

<b>พิสูจน์</b>	$A + BC = A \cdot 1 + BC$	(ข้อ 7)
	$= A(1+B) + BC$	(ข้อ 11, 14)
	$= A + AB + BC$	(ข้อ 18)
	$= A(1+C) + AB + BC$	(ข้อ 11)
	$= AA + AC + AB + BC$	(ข้อ 8, 18)
	$= A(A+C) + BA + BC$	(ข้อ 18, 15)
	$= A(A+C) + B(A+C)$	(ข้อ 18)
	$= (A+C)A + (A+C)B$	(ข้อ 15)
	$= (A+C)(A+B)$	(ข้อ 18)
	$= (A+B) \cdot (A+C)$	(ข้อ 15)

**ตัวอย่าง 4.5** จงพิสูจน์ทฤษฎีของเดอ มอร์แกน ที่ว่า

"คณิตศาสตร์ของผลบวก เท่ากับผลคูณของคณิตศาสตร์"

**พิสูจน์** โดยใช้ตารางความจริง

สมมุติให้มีตัวแปรคือ  $A, B$  ดังนั้นทฤษฎีของ เดอ มอร์แกน ข้อนี้คือ  $\overline{A+B} = \bar{A} \cdot \bar{B}$

		$A + B$		$\overline{A+B}$			$\bar{A} \cdot \bar{B}$	
$A$	$B$	$A + B$	$\overline{A+B}$		$\bar{A}$	$\bar{B}$	$\bar{A} \cdot \bar{B}$	
0	0	0	1		1	1	1	
0	1	1	0		1	0	0	
1	0	1	0		0	1	0	
1	1	1	0		0	0	0	

## 4.6 การประยุกต์พิชณิตบูลลีน

Application of Boolean Algebra

พิชณิตบูลลีนช่วยลดคุณภาพนิพจน์บูลลีนให้ง่ายขึ้น เป็นผลให้วงจรครรภ์ใช้เกณฑ์อย่างเกิดความสะดวก ง่าย และประหยัด ลองพิจารณาตัวอย่างท่อไปนี้

$F_1, F_2, F_3$  และ  $F_4$  เป็นบูลลีนฟังก์ชัน ซึ่งมีความสัมพันธ์ ตารางความจริง และวงจรครรภ์ดังนี้

$$F_1 = xyz'$$

$$F_2 = x + y'z$$

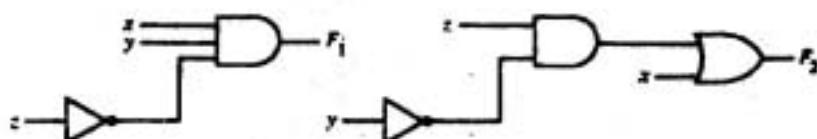
$$F_3 = x'y'z + x'yz + xy'$$

$$F_4 = xy' + x'z$$

ตาราง 4.2 ตารางความจริงสำหรับฟังก์ชัน  $F_1$ ,  $F_2$ ,  $F_3$ ,  $F_4$

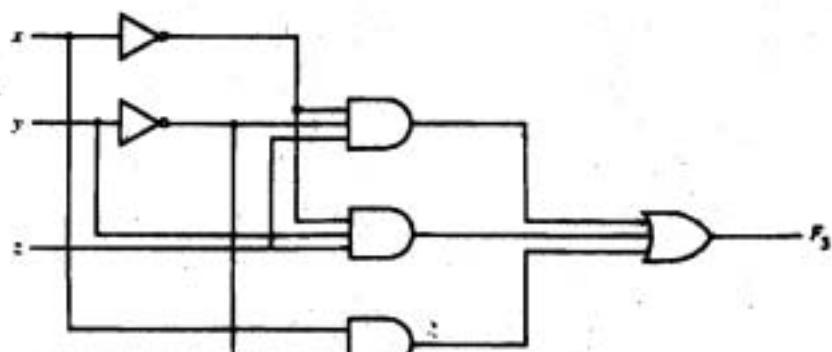
Truth tables for  $F_1 = xyz'$ ,  $F_2 = x + y'z$ ,  
 $F_3 = x'y'z + x'yz + xy'$ , and  $F_4 = xy' + x'z$

$x$	$y$	$z$	$F_1$	$F_2$	$F_3$	$F_4$
0	0	0	0	0	0	0
0	0	1	0	1	1	1
0	1	0	0	0	0	0
0	1	1	0	0	1	1
1	0	0	0	1	1	1
1	0	1	0	1	1	1
1	1	0	1	1	0	0
1	1	1	0	1	0	0

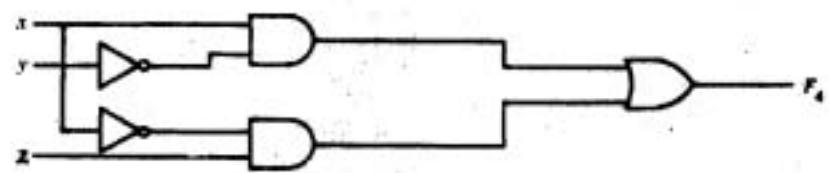


(a)  $F_1 = xyz'$

(b)  $F_2 = x + y'z$



(c)  $F_3 = x'y'z + x'yz + xy'$



(d)  $F_4 = xy' + x'z$

ที่ 4.29 วงจรตรวจสอบฟังก์ชัน  $F_1$ ,  $F_2$ ,  $F_3$ ,  $F_4$

จากตารางความจริงของพังก์ชันทั้งสี่นี้ มีข้อสังเกตว่า ตารางความจริงหนึ่ง ๆ อาจใช้ อธิบายพังก์ชันได้มากกว่าหนึ่งพังก์ชัน ซึ่งจะเห็นได้จากตารางความจริงของ  $F_3$  และ  $F_4$  ว่า มีทุก ๆ ແຕร เมื่อนอกัน เมื่อพิจารณาวงจรเกาของพังก์ชัน  $F_3$  และ  $F_4$  ก็เห็นได้ว่า  $F_3$  เป็น วงจรที่ใช้อุปกรณ์มากกว่า  $F_4$  หมายความว่าอยู่มีวิธีการที่จะทำให้พังก์ชันง่ายขึ้นได้ วิธีการ ดังกล่าวนี้ก็คือพิเศษณิตบูลส์ลินน์เอง

$$\begin{aligned} F_3 &= x'y'z + x'yz + xy \\ &= x'z(y'+y) + xy \\ &= xy' + x'z \\ &= F_4 \end{aligned}$$

#### ตัวอย่าง 4.6 จงลดรูปพังก์ชันต่อไปนี้

- (ก)  $x + x'y$
- (ก)  $x(x'+y)$
- (ก)  $xy + x'z + yz$
- (ก)  $(x+y)(x'+z)(y+z)$

วิธีทำ (ก)  $x + x'y = (x+x')(x+y)$   
 $= 1(x+y)$   
 $= x+y$

(ก)  $x(x'+y) = xx' + xy = 0 + xy = xy$   
(ก)  $xy + x'z + yz = xy + x'z + yz(x+x')$   
 $= xy + x'z + xyz + x'yz$   
 $= xy(1+z) + x'z(1+y)$   
 $= xy + x'z$

(ก)  $(x+y)(x'+z)(y+z) = [x+y](x'+z)$  โดยสมบัติคูณของพังก์ชันในข้อ (ก)

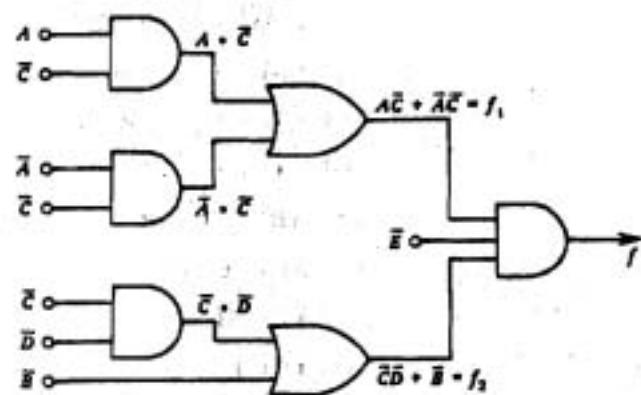
ตอบ

#### ตัวอย่าง 4.7 จงลดรูปของ $\overline{AB} + \bar{A} + AB$

วิธีทำ  $\overline{AB} + \bar{A} + AB = \overline{\bar{A} + \bar{B} + \bar{A} + AB}$   
 $= \overline{\bar{A} + \bar{B} + AB}$   
 $= \overline{A} \cdot \overline{B} \cdot \overline{AB}$   
 $= A \cdot B (\bar{A} + \bar{B})$   
 $= A\bar{B} + ABB$   
 $= 0 + 0$   
 $= 0$

ตอบ

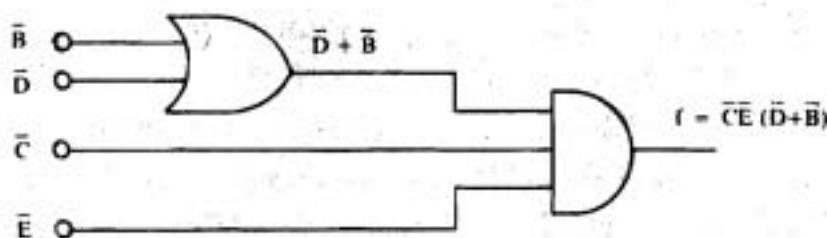
ตัวอย่าง 4.8 จงเขียนบูลส์ทีนฟังก์ชันจากวงจรต่อไปนี้ แล้วลดตรูปให้อยู่ในรูปแบบง่ายที่สุด แล้วเขียนวงจรใหม่ที่ได้จากการลดตรูปแล้ว



รูป 4.30 โจทย์ตัวอย่าง 4.8

วิธีทำ จากรูป 4.30 จะได้ฟังก์ชัน คือ

$$\begin{aligned}f &= f_1 \cdot \bar{E} + f_2 = (A\bar{C} + \bar{A}\bar{C}) \cdot \bar{E} \cdot (\bar{C}\bar{D} + \bar{B}) \\&= \bar{C}(A + \bar{A}) \cdot \bar{E} \cdot (\bar{C}\bar{D} + \bar{B}) \\&= \bar{C}\bar{E}\bar{C}\bar{D} + \bar{C}\bar{E}\bar{B} \\&= \bar{C}\bar{E}(\bar{D} + \bar{B})\end{aligned}$$



ตอบ

รูป 4.31 วงจรที่ได้จากการลดตรูปโจทย์ตัวอย่าง 4.8

#### ตัวอย่าง 4.9 จงลดรูปของ $AB + \overline{AC} + A\bar{B}C$ ( $AB + C$ )

วิธีที่ 1  $AB + \overline{AC} + A\bar{B}C$  ( $AB + C$ ) =  $AB + \overline{AC} + AAB\bar{C} + A\bar{B}CC$  [ข้อ 18]  
 $= AB + \overline{AC} + D + A\bar{B}C$  [ข้อ 6, 8.9]  
 $= AB + \bar{A} + \bar{C} + A\bar{B}C$  [ข้อ 25]  
 $= AB + \bar{C} + (\bar{A} + A\bar{B}C)$  [ข้อ 14]  
 $= AB + \bar{C} + (\bar{A} + BC)$  [ข้อ 20]  
 $= (\bar{A} + AB) + (\bar{C} + \bar{B}C)$  [ข้อ 14]  
 $= (\bar{A} + B) + (\bar{C} + \bar{B})$  [ข้อ 20]  
 $= \bar{A} + \bar{C} + (B + \bar{B})$  [ข้อ 14]  
 $= \bar{A} + \bar{C} + I$  [ข้อ 13]  
 $= \bar{A} + (\bar{C} + I)$  [ข้อ 16]  
 $= \bar{A} + I$  [ข้อ 11]  
 $= I$  [ข้อ 11]

ตอบ

## 4.7 รูปแบบบัญญาติ และรูปแบบมาตรฐาน Canonical and Standard Forms

### 4.7.1 มินเทอม และแมกซ์เทอม (Minterms and Maxterms)

ตัวแปรฐานสองอาจปรากฏในรูปแบบปกติ เช่น  $x$  หรือในรูปคณพลีเมนต์ เช่น  $\bar{x}$  (หรือ  $x'$ ) พิจารณาตัวแปร  $x$  และ  $y$  ซึ่งต่างกันเป็นได้ทั้งรูปแบบปกติ และรูปคณพลีเมนต์ ดังนั้นเมื่อมาแอนกันย้อมเกิดสภาวะที่เป็นไปได้ 4 สภาวะ คือ  $x'y'$ ,  $x'y$ ,  $xy'$  และ  $xy$  แต่ละเทอมเหล่านี้เรียกว่า มินเทอม (minterm) หรือผลคูณมาตรฐาน (standard product) ในท่านองเดียวกัน ตัวแปร  $n$  ตัว สามารถทำให้เกิดมินเทอมได้  $2^n$  เทอม โดยมีชื่อเรียกแต่ละมินเทอม ดังตัวอย่างกรณี 3 ตัวแปรในตาราง 4.3 เลขฐานสองจะเรียงลำดับจาก 0 ถึง  $2^n - 1$  โดย  $n$  คือจำนวนตัวแปร แต่ละมินเทอมได้จากการแอนกันของตัวแปร โดยใช้เครื่องหมายแสดงคณพลีเมนต์ (พรม, หรือนาร์) สำหรับเลขฐานสองบิทที่เป็น 0 และเขียนเป็นรูปแบบปกติ ของตัวแปรสำหรับเลขฐานสองที่เป็น 1 สัญลักษณ์ของมินเทอมคือ  $m_j$  เมื่อ  $j$  เป็นเลขฐานสิบ ที่เทียบค่าเท่ากับเลขฐานสองของมินเทอมนั้น ๆ

ตาราง 4.3 มินเทอมและแมกซ์เทอมสำหรับตัวแปรฐานสอง 3 ตัวแปร

			Minterms		Maxterms		
x	y	z	Term	Designation	Term	designation	
0	0	0	$x'y'z'$	$m_0$	$x + y + z$	$M_0$	
0	0	1	$x'y'z$	$m_1$	$x + y + z'$	$M_1$	
0	1	0	$x'yz'$	$m_2$	$x + y' + z$	$M_2$	
0	1	1	$x'yz$	$m_3$	$x + y' + z'$	$M_3$	
1	0	0	$xy'z'$	$m_4$	$x' + y + z$	$M_4$	
1	0	1	$xy'z$	$m_5$	$x' + y + z'$	$M_5$	
1	1	0	$xyz'$	$m_6$	$x' + y' + z$	$M_6$	
1	1	1	$xyz$	$m_7$	$x' + y' + z'$	$M_7$	

ในท่านองเดียวกัน ตัวแปร 3 ตัว ก็สามารถทำให้เกิดเทอมของออยได้  $2^n$  เทอม ยกเว่า แมกซ์เทอม (maxterm) หรือผลบวกมาตรฐาน (standard sum) ตัวอย่างแมกซ์เทอม 8 เทอมของตัวแปร 3 ตัว พัฒมด้วยสัญลักษณ์ในการเรียกชื่อของแมกซ์เทอม แสดงดัง ตาราง 4.3 แต่ละแมกซ์เทอมได้จากการนำตัวแปรมากอกรันโดดไปเครื่องหมายแสดงคอมพิวเตอร์ (พาร์ม หรือ บาร์ - ) สำหรับตัวแปรที่มีค่าเป็น 1 และเขียนเป็นรูปแบบปกติสำหรับตัวแปร ที่มีค่าเป็น 0 จงสังเกตว่าแต่ละแมกซ์เทอมเป็นคอมพิวเตอร์ของมินเทอมที่สอดคล้องกัน และในทางกลับกัน แต่ละมินเทอมก็ยอมเป็นคอมพิวเตอร์ของแมกซ์เทอมที่สอดคล้องกัน

บูลลีนฟังก์ชันอาจแสดงในเชิงพิชิตจากตารางความจริงด้วยการเขียนมินเทอม สำหรับแต่ละสภาวะประสมของตัวแปรที่ให้ค่าฟังก์ชัน (ເອກົກຫຼຸດ) เป็น 1 แล้วนำมินเทอม ทุกเทอมมาอကัน ตัวอย่างเช่น ฟังก์ชัน  $f_1$  ในตาราง 4.4 เขียนได้จากสภาวะประสม 001, 100 และ 111 เป็น  $x'y'z$ ,  $y'z$  และ  $xyz$  ตามลำดับ เนื่องจากแต่ละมินเทอมนี้ให้ผลลัพธ์เป็น 1 ในฟังก์ชัน  $f_1$  ดังนี้

$$f_1 = x'y'z + xy'z' + xyz = m_1 + m_4 + m_7$$

ตาราง 4.4 ฟังก์ชัน 3 ตัวแปร  
Functions of three variables

x	y	z	Function $f_1$	Function $f_2$
0	0	0	0	0
0	0	1	1	0
0	1	0	0	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

ในท่านองเดียวกันสำหรับฟังก์ชัน  $f_2$  เรายังได้

$$f_2 = x'yz + xy'z + xyz' + xyz = m_3 + m_5 + m_6 + m_7$$

ด้วยอย่างนี้แสดงสมบัติสำคัญประการหนึ่งของพีชคณิตบูลลินคือ “บูลลินฟังก์ชันใด ๆ สามารถแสดงได้ด้วยผลบวกของมินเทอม” (ผลบวก หมายถึง การ加 ของเทอมต่าง ๆ นั่นเอง)

ต่อไปพิจารณาคอมเพลเม้นต์ของบูลลินฟังก์ชัน ซึ่งจะเห็นได้จากตารางความจริงว่า สามารถหาได้โดยอ่านมินเทอมสำหรับทุก ๆ สภาวะประสมที่ให้ค่าฟังก์ชันเป็น 0 จากนั้น จึงนำมาออกกัน เช่น คอมเพลเม้นต์ของ  $f_1$  คือ

$$f'_1 = x'y'z' + x'yz' + x'yz + xy'z + xyz'$$

ถ้าคอมเพลเม้นต์ฟังก์ชัน  $f_1$  จะได้ฟังก์ชัน  $f_2$  ดังนี้

$$\begin{aligned} f_2 &= (x+y+z) (x+y'+z) (x+y'+z') (x'+y+z') (x'+y'+z) \\ &= M_0 \cdot M_2 \cdot M_3 \cdot M_5 \cdot M_6 \end{aligned}$$

ในท่านองเดียวกันสามารถอ่านนิพจน์สำหรับ  $f_2$  จากตารางความจริงได้ดังนี้

$$\begin{aligned} f_2 &= (x+y+z) (x+y+z') (x+y'+z) (x'+y+z) \\ &= M_0 M_1 M_2 M_4 \end{aligned}$$

ด้วยอย่างทั้งทั้งสองสมบัติประการที่สองของพีชคณิตบูลลิน คือ “บูลลินฟังก์ชันใด ๆ สามารถแสดงได้ด้วยผลคูณของแมกซ์เทอม” (ผลคูณ หมายถึง การและของเทอมต่าง ๆ เข้าด้วยกัน) ขบวนการหาผลคูณของแมกซ์เทอมโดยตรงจากการความจริงมีดังนี้

หาแมกซ์เทอมสำหรับแต่ละสภาวะประสมของตัวแปรซึ่งให้ค่าเป็น 0 แก่ฟังก์ชัน จากนั้นนำแมกซ์เทอมเหล่านั้นมาแยกกัน

บูลลินฟังก์ชันซึ่งแสดงอยู่ในรูปแบบผลบวกของมินเทอม หรือผลคูณของแมกซ์เทอม เรียกว่าอยู่ในรูปแบบบัญญัติ (canonical form)

#### 4.7.2 ผลบวกของมินเทอม (Sum of Minterms)

บางครั้งเป็นความสะดวกที่จะแสดงบูลลินฟังก์ชันในรูปแบบผลบวกของมินเทอม ถ้าไม่ได้อยู่ในรูปแบบนี้ แล้วเราต้องการทำให้อยู่ในรูปแบบนี้ก็กระทำได้โดยเริ่มด้วยการขยายนิพจน์ให้อยู่ในรูปแบบแอนดอนเทอม จากนั้นตรวจสอบดูว่าแต่ละเทอมประกอบด้วยตัวแปรครบถ้วนหรือไม่ ถ้าตัวแปรได้หายไปให้เติมด้วยการเอา ( $x+x'$ ) เข้าไปคูณ โดย  $x$  คือตัวแปรที่หายไป ลองดูด้วยอย่างทั้งสองลักษณะเข้าใจดีขึ้น

#### ตัวอย่าง 4.10 จงแสดงบูลลีนฟังก์ชัน $F = A + B'C$ ให้อยู่ในแบบผลบวกของมินเทอม

วิธีทำ พังก์ชันนี้มี 3 ตัวแปร คือ  $A, B, C$

เทอมแรกคือ  $A$  มีตัวแปรชาตทายไป 2 ตัว คือ  $B, C$

เพิ่มตัวแปร  $B$  ด้วยการเอา  $(B+B')$  เข้าไปแอน:

$$A = A(B+B') = AB + AB'$$

ผลที่ได้ยังคงชาตตัวแปร  $C$  จึงเพิ่มตัวแปร  $C$  ด้วยการเอา  $(C+C')$  เข้าไปแอน:

$$A = AB(C+C') + AB'(C+C')$$

$$= ABC + ABC' + AB'C + AB'C'$$

เทอมที่สองคือ  $B'C$  มีตัวแปรชาตทายไป 1 ตัว คือ  $A$

เพิ่มตัวแปร  $A$  ด้วยการเอา  $(A+A')$  เข้าไปแอน:

$$B'C = B'C(A+A') = AB'C + A'B'C$$

รวมทุกๆ เทอม จะได้

$$F = A + B'C$$

$$= ABC + ABC' + AB'C + AB'C' + AB'C + A'B'C$$

แต่เทอม  $AB'C$  มี 2 อัน จึงตัดที่ปี 1 อัน ตามพื้นฐานบูลลีนที่ว่า  $x + x = x$  พร้อมกับจัดเทอมใหม่ให้เรียงลำดับ จึงได้

$$F = A'B'C + AB'C' + AB'C + ABC' + ABC$$

$$= m_1 + m_4 + m_5 + m_6 + m_7$$

เป็นความสะดวกหากจะใช้สัญลักษณ์สำหรับแสดงฟังก์ชันบูลลีนที่อยู่ในแบบผลบวกของมินเทอม เช่น พังก์ชันในตัวอย่าง 4.10 ข้างบน ใช้สัญลักษณ์ ได้ว่า

$$F(A, B, C) = \Sigma(1, 4, 5, 6, 7)$$

โดยเครื่องหมาย  $\Sigma$  (summation) แทนการอोซของมินเทอม ตัวเลขที่ตามหลังมาเป็นมินเทอมของฟังก์ชัน ซึ่งคือเทอมของการแอน (ผลคูณ) ของตัวแปรที่ให้ค่าฟังก์ชันเป็น 1 เรียงตามลำดับ

#### 4.7.3 ผลคูณของแมกซ์เทอม (Product of Maxterms)

การแสดงบูลลีนฟังก์ชันด้วยผลคูณของแมกซ์เทอม กระทำโดยเริ่มตัวยการหาอเทอม ซึ่งทำได้โดยใช้กฎการแจกแจงของพื้นฐานบูลลีนที่ว่า  $x + yz = (x+y)(x+z)$  จากนั้น ตัวแปรที่หายไปก็ให้เพิ่มด้วยการเอา  $xx'$  เข้าไปป้อ ลองดูตัวอย่างต่อไปนี้

**ตัวอย่าง 4.11** จงแสดงบูลลิสท์ฟังก์ชัน  $F = xy + x'z$  ในรูปแบบผลคูณของแมกซ์เทอม  
วิธีทำ เริ่มโดยแปลงฟังก์ชันเป็นผลของเทอม โดยใช้กฎการแยกของพิชคณิตบูลลิสท์ :

$$\begin{aligned} F &= xy + x'z = (xy + x') (xy + z) \\ &= (x + x') (y + x') (x + z) (y + z) \\ &= (x' + y) (x + z) (y + z) \end{aligned}$$

ฟังก์ชันนี้มี 3 ตัวแปร คือ  $x, y, z$  และต้องเทอมขาดตัวแปรไป 1 ตัว จึงเติมเข้าไป :

$$x' + y = x' + y + zz' = (x' + y + z) (x' + y + z')$$

$$x + z = x + z + yy' = (x + y + z) (x + y' + z)$$

$$y + z = y + z + xx' = (x + y + z) (x' + y + z)$$

รวมทุกๆ เทอม และตัดเทอมที่ปรากฏเกิน 1 ครั้ง ให้เหลือ 1 ครั้ง จะได้

$$F = (x + y + z) (x + y' + z) (x' + y + z) (x' + y + z')$$

$$= M_0 M_2 M_4 M_5$$

ใช้สัญลักษณ์เพื่อความสะดวก :

$$F(x, y, z) = \pi(0, 2, 4, 5)$$

สัญลักษณ์ดูด (π) แทนการแยกของแมกซ์เทอม ตัวเลขที่ตามหลังมาเรียงอยู่ในวงเล็บ คือแมกซ์เทอมของฟังก์ชัน

#### 4.7.4 การแปลงระหว่างรูปแบบบัญญาติ (Conversion between Canonical Forms)

คอมพลีเมนต์ของฟังก์ชันที่แสดงอยู่ในรูปแบบบูลลิสท์ของมินเทอมจะเท่ากับผลบวกของมินเทอมซึ่งหายไปจากฟังก์ชันนั้น ทั้งนี้เพราะฟังก์ชันนั้นแสดงโดยมินเทอมทั้งหมดที่ให้ค่าฟังก์ชันเป็น 1 ในขณะที่คอมพลีเมนต์ของมันคือ 1 สำหรับมินเทอมที่ให้ค่าฟังก์ชันเป็น 0 เช่นตัวอย่างด้านล่าง

$$\text{ฟังก์ชัน } F(A, B, C) = \Sigma(1, 4, 5, 6, 7)$$

$$\text{มีคอมพลีเมนต์คือ } F'(A, B, C) = \Sigma(0, 2, 3) = m_0 + m_2 + m_3$$

ถ้าเราหาคอมพลีเมนต์ของ  $F'$  โดยทฤษฎีเดอ มอร์แกน เราจะได้  $F$  ในอีกรูปแบบหนึ่ง คือ

$$F = (m_0 + m_2 + m_3)' = m_0' \cdot m_2' \cdot m_3' = M_0 M_2 M_3 = \pi(0, 2, 3)$$

จากสมการข้างบนจึงได้ความสัมพันธ์ว่า

$$m_j' = M_j$$

ตั้งที่เราได้พบมาแล้วจากตาราง 4.3 ความสัมพันธ์นี้หมายความว่า แมกซ์เทอม  $j$  เป็นคอมพลีเมนต์ของมินเทอม  $j$  และในทางกลับกัน

ตัวอย่างข้างบนเป็นการแสดงการแปลงฟังก์ชันในแบบผลบวกของมินเทอมให้เป็นฟังก์ชันในแบบผลคูณของแมกซ์เทอม ในทำนองเดียวกันอาจแสดงการแปลงกลับกันได้ดังนั้นจึงสรุปขั้นตอนการแปลงได้ว่าให้กระทำการเปลี่ยน เครื่องหมาย  $\Sigma$  กับ  $\Pi$  แล้วเขียนตัวเลขของเทอมที่ไม่ปรากฏในรูปแบบตั้งต้น

$$\text{เช่น } F(x, y, z) = \Sigma(0, 2, 4, 5)$$

ซึ่งอยู่ในรูปแบบผลคูณของแมกซ์เทอม สามารถแปลงให้เป็นฟังก์ชันในรูปแบบผลบวกของมินเทอม คือ

$$F(x, y, z) = \Pi(1, 3, 6, 7)$$

ข้อสังเกต ในการหาเทอมที่ไม่ปรากฏในรูปแบบตั้งต้น ต้องระลึกถึงจำนวนมินเทอม หรือแมกซ์เทอมทั้งหมดว่าเป็น  $2^n$  เมื่อ  $n$  เป็นจำนวนตัวแปรในฟังก์ชัน

#### 4.7.5 รูปแบบมาตรฐาน

รูปแบบบัญญาติทั้งสองของพีชคณิตบูลิสติกเป็นรูปแบบพื้นฐาน ซึ่งสามารถอ่านได้จากตารางความจริงของฟังก์ชัน และทั้งสองแบบนี้ไม่ได้ให้ฟังก์ชันที่ประกอบด้วยตัวแปร หรือเทอมที่น้อยที่สุด เหราและล้มเหลว หรือแมกซ์เทอมต้องประกอบด้วยตัวแปรทุกตัว (ไม่ว่าจะเป็นค้อมพลีเมนต์ หรือไม่ก็ตาม) โดยนิยามอยู่แล้ว

อีกวิธีหนึ่งในการแสดงบูลิสติกฟังก์ชันคือรูปแบบมาตรฐาน วิธีนี้เทอมที่ประกอบอยู่ในฟังก์ชันอาจมีหนึ่ง สอง หรือมากกว่าหนึ่งตัวแปรได้ รูปแบบมาตรฐานมี 2 ชนิดคือ ผลบวกของผลคูณ (sum of products) และผลคูณของผลบวก (product of sums)

ผลบวกของผลคูณ เป็นนิพจน์บูลิสติก ซึ่งประกอบด้วยและเทอม เรียกว่า เทอมผลคูณ (product terms) ของหนึ่งหรือมากกว่าหนึ่งตัวแปร ค่าว่าผลบวก แทน การออกร่องเทอมเหล่านี้ ตัวอย่างฟังก์ชันที่แสดงในแบบผลบวกของผลคูณได้แก่

$$F_1 = y' + xy + x'yz'$$

ซึ่งจะเห็นว่ามีผลคูณอยู่ 3 เทอม แต่ละเทอมมี 1, 2 และ 3 ตัวแปร ตามลำดับ ผลบวกของเทอมเหล่านี้คือการออกร่องเทอม

ผลคูณของผลบวกเป็นนิพจน์บูลิสติก ซึ่งประกอบด้วยออยอเทอม เรียกว่า เทอมผลบวก (sum term) แต่ละเทอมอาจมีตัวแปรจำนวนเท่าใดก็ได้ ค่าว่าผลคูณหมายถึงการแยกของเทอมเหล่านี้ ตัวอย่างฟังก์ชันซึ่งแสดงในแบบผลคูณของผลบวกได้แก่

$$F_2 = x(y'+z)(x'+y+z'+w)$$

ซึ่งจะเห็นว่ามีผลบวกอยู่ 3 เทอม แต่ละเทอมมี 1, 2 และ 4 ตัวแปร ตามลำดับ ผลคูณของเทอมเหล่านี้คือการแยก

บูลลินฟังก์ชันอาจแสดงในรูปแบบไม่มาตรฐาน (nonstandard form) เช่น

$$F_3 = (AB+CD)(A'B' + C'D')$$

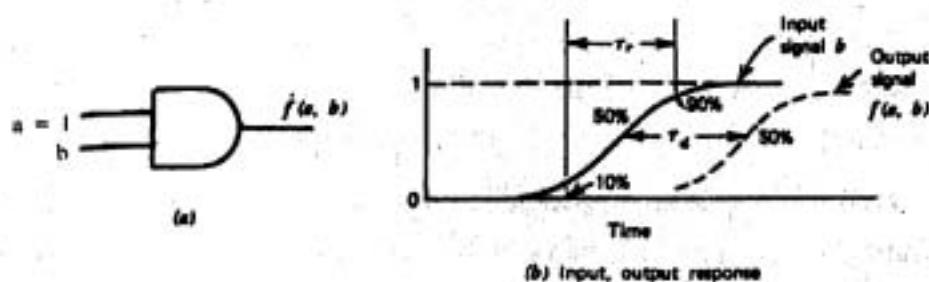
ซึ่งมิใช่ทั้งผลบวกของผลคูณ หรือผลคูณของผลบวก เราอาจเปลี่ยนให้เป็นรูปแบบมาตรฐาน โดยอาศัยกฎการแจกแจงของพีชคณิตบูลลิน เพื่อจัดการกับวงเล็บ จะได้

$$F_3 = A'B'CD + ABC'D'$$

#### 4.8 พฤติกรรมผลวัด

##### Dynamic Behavior

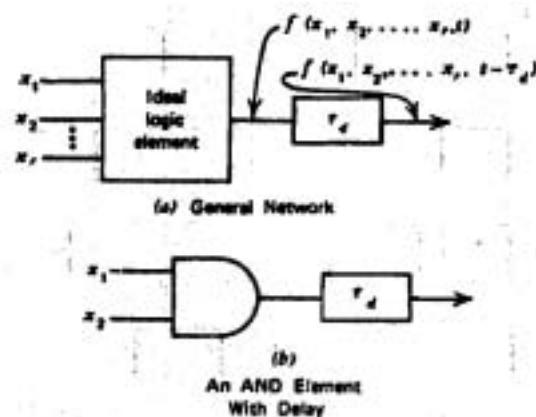
กลไกการณ์ตรรกะทึ้งหลายประกอบด้วยข้อส่วนซึ่งจะส่งผลต่อการเปลี่ยนแปลงของผลของการคำนวณที่อินพุทธ์ของกลไกการณ์ ไม่สามารถไปปรากฏที่เอาท์พุทได้ทันที ต้องมีเวลาเช่นเดียวกับวงจรแอนเกิลในรูป 4.32 (a)



รูป 4.32 การตอบสนองผลวัดของวงจรการณ์

เริ่มต้นจัดให้อินพุท  $a$  เป็น 1 ไว้ก่อน จึงใส่อินพุท  $b$  ให้เป็น 1 ซึ่งจะมีลักษณะดังรูป 4.32 (b) พิจารณาสัญญาณอินพุท เราจะเห็นว่าเมื่อเริ่มต้นนั้นอินพุทเป็น 0 ทำให้สัญญาณเอาท์พุท เป็นสถานะคงที่ค่า 0 จากนั้นอินพุท  $b$  เปลี่ยนไปเป็นค่า 1 แต่มิใช่ทันทีทันใด แต่จะต้องเปลี่ยนค่าอยู่ไปดังรูป 4.32 (b) เวลา  $t_r$  คือระยะเวลาที่อินพุทใช้ไปในการทำให้สัญญาณอินพุทเปลี่ยนจาก 10% ไปถึง 90% ของค่าสูงสุด (คือ 1) เรียกว่า เวลาขึ้น (rise time) ของสัญญาณอินพุท ค่าเวลานี้เป็นตัวแปรอัตราเร็วที่อินพุทสามารถเปลี่ยนแปลง มาพิจารณาที่เอาท์พุทบ้าง เอาท์พุทซึ่งต้องกล้ายเป็น 1 ก็มิใช่ว่าจะตอบสนองในทันทีต่อสัญญาณอินพุท แต่จะต้องหน่วงเวลา (delay) ไปเท่ากับ  $t_d$  วินาทีก่อนจะมีการตอบสนองท่อสัญญาณของอินพุท  $b$  นี้ตั้งที่ 50% ระหว่างสัญญาณของอินพุทและเอาท์พุท

การหน่วงเวลาซึ่งมีอยู่ประจำตัวในชิ้นส่วนตรวจสอบทั้งหลายมีความสำคัญในการพิจารณาอัตราเร็วสูงสุดของการทำงานของโครงข่ายตราด (logic network) ถ้าเราคำนึงถึงปัญหาเช่นนี้ เราอาจประมาณสมบัติผลลัพธ์ของชิ้นส่วนตรวจสอบได้ดังแผนภาพวงจรที่แสดงในรูป 4.33 รูป 4.33 (b) เป็นการยกตัวอย่างชิ้นส่วนตรวจสอบอันหนึ่งคือแอนเกท



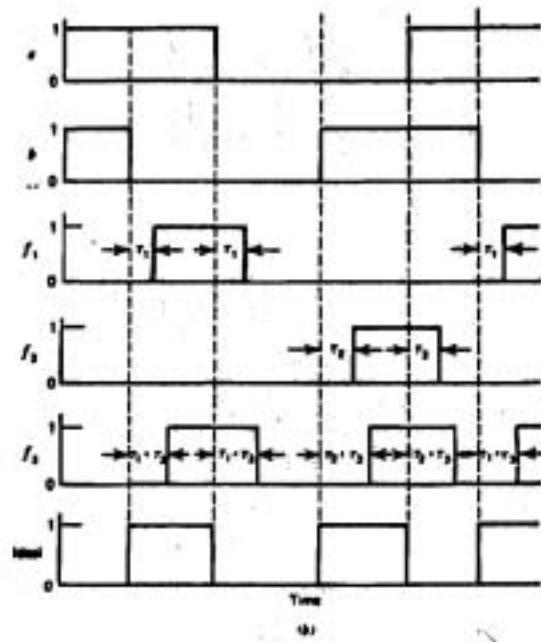
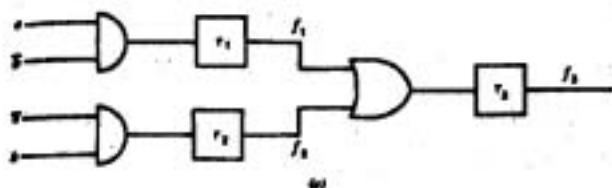
รูป 4.33 โครงข่ายเกทพร้อมด้วยการหน่วงเวลาประจำตัว (a) โครงข่ายทั่วไป (b) แอนเกท

#### 4.9 แผนภาพจังหวะเวลา

##### Timing Diagrams

การหน่วงเวลาของชิ้นส่วนตรวจสอบแต่ละอันในโครงข่ายตรวจสอบมีส่วนร่วมต่อการหน่วงเวลาทั้งหมดของโครงข่าย ในบางกรณีเป็นสิ่งสำคัญยิ่งที่จะต้องรู้ผลลัพธ์ที่แม่นตรงที่ชิ้นส่วนตรวจสอบแต่ละชิ้นมีต่อพุทธิกรรมภาวะชั่วครู่ (transient) ของโครงข่ายทั้งหมด เราสามารถศึกษาพุทธิกรรมนี้ด้วยแผนภาพจังหวะเวลาซึ่งแสดงจังหวะเวลาของแต่ละส่วนอย่างในโครงข่าย

แผนภาพจังหวะเวลาของโครงข่ายทั่วอย่างในรูป 4.34 (a) แสดงตั้งรูป 4.34 (b) ในที่นี้ สมมุติว่า  $\tau_2 > \tau_1$



รูป 4.34 (a) ตัวอย่างโครงข่าย (b) แผนภาพจังหวะเวลาของโครงข่ายครรภ์ในรูป (a) โดย  $T_1 = 0.5 + 0.5$

การหน่วงเวลาในชีวนิรภัยนั้นพิจารณาได้โดยโครงสร้างทางพิสิกส์ของชีวนิรภัย และสามารถเปลี่ยนได้อย่างเทื่นได้รัดจากชีวนิรภัยนี้ไปยังอีกชีวนิรภัยนึง ซึ่งเป็นประบบที่ียกัน ดังนั้นการหน่วงเวลาซึ่งปรากฏในแผนภาพจังหวะเวลาจึงเป็นค่าตัวแทนซึ่งแสดงลักษณะของพฤติกรรมโดยเฉลี่ยของชีวนิรภัยแต่ละชีวนิรภัย

อัตราเร็วของการทำงาน (operating speed) ของโครงข่ายครรภ์ใหญ่ หาได้จากเวลาทั้งหมดที่เอาท์พุทของโครงข่ายใช้ไปในการไปสู่ค่าสถานะคงที่ ภายหลังการเปลี่ยนแปลงในสัญญาณอินพุทแล้ว ตัวอย่างในรูป 4.34 นี้ โครงข่ายจะต้องใช้เวลา  $t_1 + t_2$  วินาที ใน การไปสู่ค่าเสถียรหลังจากที่มีการเปลี่ยนแปลงในอินพุทของสายบนผ่านตลอดโครงข่ายแล้ว และใช้เวลา  $t_2 + t_3$  วินาที หลังจากการเปลี่ยนแปลงในอินพุทไปยังสายล่างผ่านตลอดโครงข่าย เนื่องจาก  $t_2 > t_1$  ดังนั้นอัตราเร็วทั้งหมดของการทำงานของโครงข่ายจึงถูกกำหนดโดยเวลาหน่วง  $t_2 + t_3$  วินาที เพราะฉะนั้นอินพุทของโครงข่ายนี้ต้องจำกัดให้มีการเปลี่ยนแปลงน้อยกว่า  $1/(t_2 + t_3)$  ต่อวินาที

## สรุป

ตัวแปรฐานสอง คือตัวแปรที่มีค่าเพียง 2 ค่า คือ 0 และ 1 ครรภ์ที่เกี่ยวข้องกับตัวแปร เช่นนี้ด้วยตัวดำเนินการ异或 หรือ XOR เวิร์กว่าครรภ์ฐานสอง และพังก์ชันที่เขียนแสดง ความสัมพันธ์ของตัวแปรฐานสองกับตัวดำเนินการซึ่งด้านล่างนี้คือ พังก์ชันฐานสอง หรือบูลส์ นั่นเอง

หากพื้นฐานคือและเอก ออกเอก และนอกเอก มีสมบัติแตกต่างกัน กล่าวคือ และเอก จะให้ออกที่พุทธเป็น 1 ก็ต่อเมื่อในพุทธก็อันเป็น 1 ในขณะที่ออกให้ออกที่พุทธ 1 เมื่อในพุทธ อันใดอันหนึ่ง หรือทุกอินพุทธเป็น 1 และสำหรับนอกเอกนั้นเป็นการคอมพลีเมนต์อินพุทธ นั่นเอง

แทนเอก และนอกเอก เป็นเอกสำคัญใช้สร้างแอน หรือ และนอกเอกได้

เอ็กซ์คลูสีฟ-ออกเอก เป็นเอกที่แตกต่างจากออกเอก เนื่องจากมันให้ออกที่พุทธเป็น 1 ก็ต่อเมื่อในพุทธเป็นจำนวนคี่มีค่าเป็น 1

พิชคณิตบูลส์มีความสำคัญยิ่งต่อขอบข่ายงานคอมพิวเตอร์ และอิเล็กทรอนิกส์ ที่มีสภาวะที่เป็นไปได้เพียง 2 สภาวะ พิชคณิตบูลส์ช่วยลดรูปพังก์ชันครรภ์ให้เป็นพังก์ชัน ที่ง่าย จึงประยุตและสะดวกในการสร้างวงจร

สมมุติฐาน กฎ และพหุคุณพิชคณิตบูลส์ ซึ่งรวมมาข้างต้นเพื่อแสดงสมบัติคู่เสมอ กัน มีดังต่อไปนี้

### สมมุติฐาน (postulates)

$$1. \text{ ถ้า } A = 1 \text{ (ถ้า } A \neq 0)$$

$$1. \text{ ถ้า } A = 0 \text{ (ถ้า } A \neq 1)$$

### ผลคูณครรภ์

$$2. \text{ ถ้า } 0 \cdot 0 = 0$$

$$2. \text{ ถ้า } 1 + 1 = 1$$

$$3. \text{ ถ้า } 0 \cdot 1 = 1 \cdot 0 = 0$$

$$3. \text{ ถ้า } 1 + 0 = 0 + 1 = 1$$

$$4. \text{ ถ้า } 1 \cdot 1 = 1$$

$$4. \text{ ถ้า } 0 + 0 = 0$$

### คอมพลีเมนต์ (complement)

$$5. \text{ ถ้า } \bar{1} = 0$$

$$5. \text{ ถ้า } \bar{0} = 1$$

### คุณสมบัติทางพิชคณิต

#### กฎการสลับที่ (commutative law)

$$6. \text{ ถ้า } AB = BA$$

$$6. \text{ ถ้า } A + B = B + A$$

#### กฎการเปลี่ยนกลุ่ม (associative law)

$$7. \text{ ถ้า } A(BC) = AB(C)$$

$$7. \text{ ถ้า } A + (B+C) = (A+B) + C$$

กฎการแจกแจง (distributive law)

8. ถ.  $A(B+C) = AB + AC$

8. ถ.  $A + BC = (A+B)(A+C)$

ทฤษฎี

กฎเอกลักษณ์ (identity law)

9. ถ.  $A \cdot A = A$

9. ถ.  $A + A = A$

กฎนิเสธ (negation law)

10. ถ.  $\bar{A} = \bar{\bar{A}}$

10. ถ.  $(\bar{\bar{A}}) = A$

กฎลดตรูปซ้ำซ้อน (redundance or absorption law)

11. ถ.  $A \cdot (A+B) = A$

11. ถ.  $A + (A \cdot B) = A$

12. ถ.  $A(\bar{A}+B) = AB$

12. ถ.  $A + (\bar{A}B) = A + B$

กฎเกณฑ์

13. ถ.  $A \cdot 0 = 0$

13. ถ.  $A + 1 = 1$

14. ถ.  $A \cdot 1 = A$

14. ถ.  $A + 0 = A$

15. ถ.  $A \cdot \bar{A} = 0$

15. ถ.  $A + \bar{A} = 1$

ทฤษฎีเดอ มอร์แกน (De Morgan's Theorem)

16. ถ.  $\overline{A \cdot B \cdot C} = \bar{A} + \bar{B} + \bar{C}$

16. ถ.  $\overline{A + B + C} = \bar{A} \cdot \bar{B} \cdot \bar{C}$

ถ้า  $x_1, x_2, \dots, x_n$  เป็นตัวแปรฐานสอง ที่ คอมพิวเตอร์ของตัวแปรเหล่านี้คือ  $x'_1, x'_2, \dots, x'_n$  จะทำให้เกิดผลคุณมาตรฐาน หรือเรียกว่ามินเทอม ( $m_j$ ) ได้  $2^n$  เทอม ซึ่งหาได้ จากสภาวะประสมของตัวแปร โดยถ้าตัวแปรเป็น 0 ให้ใช้คอมพิวเตอร์ของตัวแปรนั้นมาสร้างผลคุณ และถ้าตัวแปรเป็น 1 ก็ใช้ตัวแปรนั้นมาสร้างผลคุณ ตัวแปรดังกล่าวก็สามารถสร้างผลบวกมาตรฐานหรือเรียกว่า แมกซ์เทอม ( $M_j$ ) ได้  $2^n$  เทอม ซึ่งสร้างได้โดยถ้าตัวแปรเป็น 0 ให้ใช้ตัวแปรนั้นมาสร้างผลบวก และถ้าตัวแปรเป็น 1 ก็ใช้คอมพิวเตอร์ของตัวแปรมาสร้างผลบวก มินเทอมและแมกซ์เทอมที่ได้จะเป็นคอมพิวเตอร์ของกันและกัน ( $m_j = M_j$ )

บูลลินฟังก์ชันใด ๆ สามารถแสดงได้ด้วยผลบวกของมินเทอม หรือผลคุณของแมกซ์เทอม เรียกว่าบูลลินฟังก์ชันน์อยู่ในรูปแบบบัญญาติ ความสัมพันธ์ระหว่าง 2 รูปแบบนี้คือ

$$F(x_1, x_2, \dots, x_n) = \sum (m_j) = \pi (M_j)$$

รูปแบบมาตรฐานเป็นอีกวิธีหนึ่งในการแสดงบูลลินฟังก์ชัน ซึ่งมี 2 ชนิดเช่นเดียวกัน คือ แบบผลบวกของผลคุณ และผลคุณของผลบวก

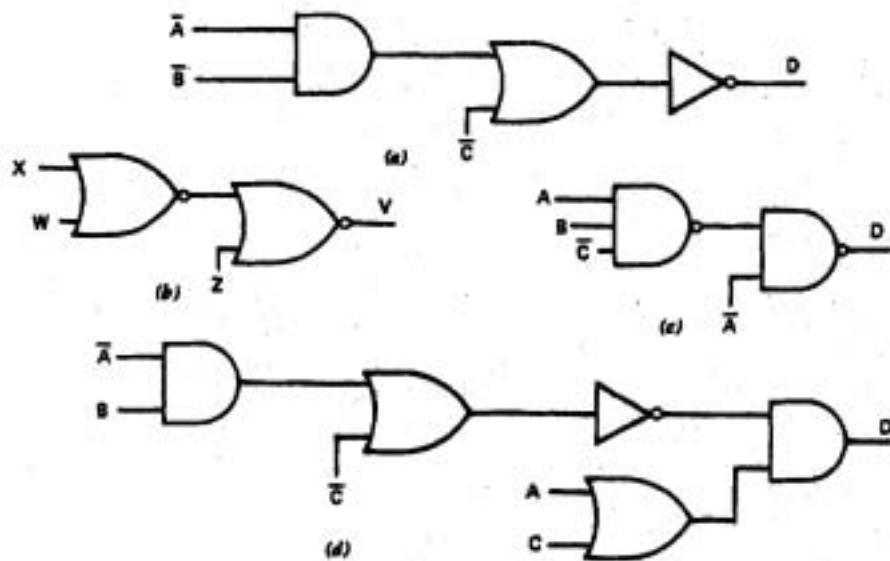
รูปแบบมาตรฐานนี้ เหมือนต่าง ๆ ที่ประกอบอยู่ในฟังก์ชันอาจมีตัวแปรกี่ตัวก็ได้ แต่รูปแบบบัญญาติต้องประกอบด้วยมินเทอมหรือแมกซ์เทอมที่มีตัวแปรทุกตัวของฟังก์ชัน ประกอบอยู่

อุปกรณ์ตราชกหั้งเหลาชื่น เวลาหน่วงประจำตัว เวลาชื่นคือเวลาในการเปลี่ยน-  
แปลงอินพุทจาก 10% ถึง 90% ของค่าสูงสุดคือ 1 และเวลาหน่วงนั้นวัดระหว่างจุด 50%  
ของสัญญาณอินพุทและเอาท์พุท

แผนภาพจังหวะเวลาเมื่อประยิชันในการศึกษาพฤติกรรมของโครงข่าย เพาะแสดง  
ความสัมพันธ์ของสัญญาณอินพุท และเอาท์พุทธของโครงข่าย

## แบบฝึกหัด

- 4.1 จงสร้างอินเวตเตอร์ แอนเกท และออยเกทจากมอเกท
- 4.2 จงเขียนรายการความจริงของເລິກສົ່ງຄູ່ສີ່-ອອເກທ 4 ອິນພຸທ
- 4.3 จงวาดແຜນກາພຕຽບ (logic diagram) ຈາກນິພຈົນທຽບກຳຕ້ອໄປນີ້
- (ก)  $D = \bar{A}\bar{B}C + \bar{A}B\bar{C} + A\bar{B}$
- (ຂ)  $W = X\bar{Y}(Z+\bar{Y}) + \bar{X}Z$
- (ຄ)  $D = [A(B+\bar{C}) + \bar{A}B] C$
- 4.4 จงເຂົ້ານິພຈົນນຸ້ມສືນຈາກແຜນກາພຕຽບກຳຕ້ອໄປນີ້



ຮູບ 4.35 ໂຈຍົບແຜນປຶກຫັດ 4.4

- 4.5 ຈາກນິພຈົນນຸ້ມສືນທ່ອໄປນີ້ຈຳທໍາໃຫ້ເປັນນິພຈົນທີ່ກ່າຍທີ່ສຸດ ແລ້ວເຂົ້ານວງຈາກອນນິພຈົນທີ່ໄດ້
- (ກ)  $D = \bar{A}BC + A\bar{B}C + ABC + B\bar{C}$
- (ຂ)  $W = X\bar{Y} + \bar{X}(Z+Y) + X\bar{Z}$
- 4.6 ຈົນແສດງທະນຸກົດ ມອ້ງແກນ ເປັນແຜນກາພຕຽບ (ວົງຈາເກທ)
- 4.7 ຈົນລວມນິພຈົນນຸ້ມສືນທ່ອໄປນີ້
- (ກ)  $\bar{A}B + ABC + A(B+\bar{A}B)$
- (ຂ)  $A + \bar{B}C (A+\bar{B}\bar{C})$
- (ຄ)  $A[B+C(\overline{AB}+\overline{AC})]$
- (ຈ)  $\overline{ABC} (\overline{A} + \overline{B} + \overline{C})$

4.8 จงพิสูจน์ว่า  $AB + BC + C\bar{A} = AB + C\bar{A}$

4.9 จากสมการ  $T = A\bar{B}\bar{C} + AB$  จงหาค่าที่ T จะเป็น 0 หรือ 1 เมื่อ

(ก)  $A = 1, B = 0, C = 1$

(ข)  $A = 0, B = 0, C = 0$

4.10 จงเขียนตารางความจริงสำหรับสมการต่อไปนี้

(ก)  $V = R(\bar{S} + \bar{T})$  (ข)  $M = N + P + NP$

4.11 จงลดรูปฟังก์ชัน  $T_1, T_2$  ต่อไปนี้

A	B	C	$T_1$	$T_2$
0	0	0	1	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	0	1
1	0	1	0	1
1	1	0	0	1
1	1	1	0	1

4.12 จงทำให้นิพจน์ต่อไปนี้เป็นนิพจน์ที่ง่ายที่สุด

(ก)  $(x + y)(x + y')$

(ข)  $xyz + x'y + xyz'$

(ค)  $y(wz' + wz) + xy$

(ง)  $(A+B)'(A'+B')'$

4.13 จงเขียนตารางความจริงของฟังก์ชัน  $F = xy + xy' + y'z$

4.14 จงแสดงฟังก์ชันต่อไปนี้ให้อยู่ในรูปของ ผลบวกของมินเทอม และผลคูณของแมกซ์เทอม

(ก)  $F(A, B, C, D) = D(A' + B) + B'D$

(ข)  $F(w, x, y, z) = y'z + wxy' + wxz' + w'x'z$

(ค)  $F(A, B, C) = (A'+B)(B'+C)$

(ง)  $F(x, y, z) = 1$

4.15 จงแปลงฟังก์ชันต่อไปนี้ซึ่งอยู่ในแบบหนึ่งของรูปแบบบัญญาติให้อยู่ในอีกแบบหนึ่ง ของรูปแบบบัญญาติ

(ก)  $F(x, y, z) = \Sigma(1, 3, 7)$

(ข)  $F(A, B, C, D) = \Sigma(0, 2, 6, 11, 13, 14)$

(ค)  $F(x, y, z) = \pi(0, 3, 6, 7)$

(ง)  $F(A, B, C, D) = \pi(0, 1, 2, 3, 4, 6, 12)$

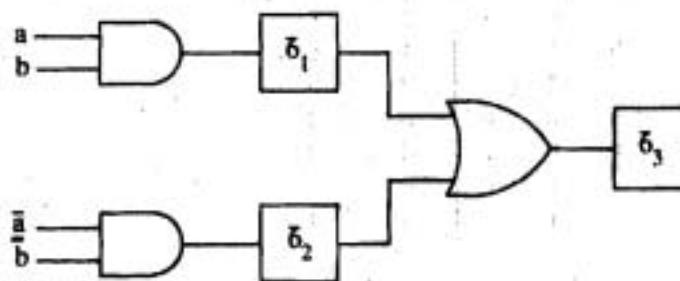
4.16 “ผลลัพธ์ของมินิเพลท์ทั้งหมดต้องบูลเดินพิงก์ชันที่มี  $n$  ตัวແປປົກອີ 1”

- (ก) จงพิสูจน์ว่าความช่างบัน เมื่อ  $n = 3$   
 (ข) จงพิสูจน์ว่าความช่างบันเมื่อ  $n$  เป็นค่าใดๆ

4.17 ความแตกต่างระหว่างรูปแบบบัญญัติ และรูปแบบมาตรฐานคืออะไร รูปแบบใดดีกว่า  
ในการเขียนกฎลีนพิงก์ชันสำหรับภาษา รูปแบบใดที่อ่านได้โดยตรงจากตารางความจริง

4.18 จงแสดงว่าคู่เสมอ กัน (dual) ของเอกซ์คลูสีฟ-๘๐ เท่ากับคอมพเลเมนต์ของมัน

4.19 จงวัดแผนภาพชั้งหัวใจเลือดของโครงซี่ย์ตรรกะในรูป 4.36 และหาอัตราเร็วของการทำงานของโครงซี่ย์ กำหนด  $\delta$ ,  $< \delta$ ,



ก.ป. 4.36 โดยทั่วไป 4.19